

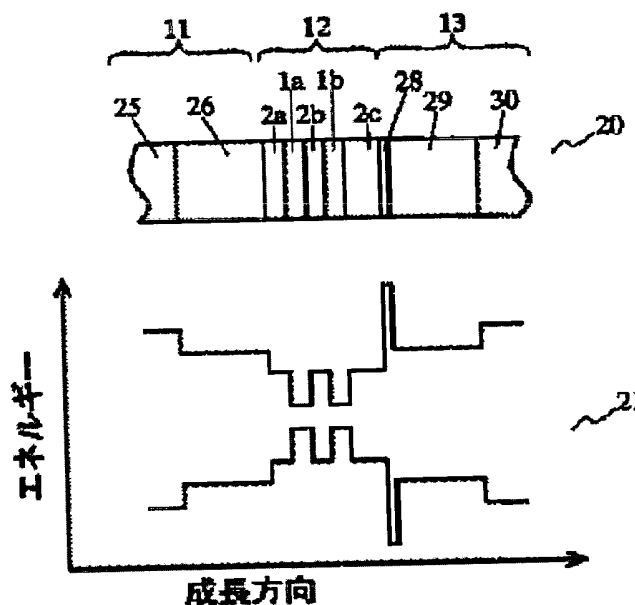
NITRIDE SEMICONDUCTOR ELEMENT**Publication number:** JP2002223042**Publication date:** 2002-08-09**Inventor:** OZAKI NORIYA**Applicant:** NICHIA KAGAKU KOGYO KK**Classification:****- international:** H01L33/00; H01S5/323; H01S5/343; H01L33/00;
H01S5/00; (IPC1-7): H01S5/343; H01L33/00**- european:****Application number:** JP20010174903 20010608**Priority number(s):** JP20010174903 20010608; JP20000355078 20001121

Report a data error here

Abstract of JP2002223042

PROBLEM TO BE SOLVED: To solve the problem that, when an n-type nitride semiconductor, a nitride semiconductor containing n-type impurities or the like is used as the active layer of a quantum well structure in a nitride semiconductor element in conventional cases, it is required to enhance the characteristic of the active layer, and that it is required to enhance the life of the nitride semiconductor element and the characteristic of its electrostatic breakdown strength.

SOLUTION: In the nitride semiconductor element, at least a barrier layer 2a comprising the n-type impurities, a well layer 1a composed of the nitride semiconductor containing In, and a barrier layer 2c which comprises p-type impurities or which is grown in an undoped manner are provided as the active layer 12 sandwiched between a p-type nitride semiconductor layer 11 and an n-type nitride semiconductor layer 13, the barrier layers 2a, 2c are arranged as barrier layers closest to the side of the p-type layer, and carriers can be injected suitably into the active layer 12.



Data supplied from the esp@cenet database - Worldwide

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2002-223042

(P2002-223042A)

(43) 公開日 平成14年8月9日 (2002.8.9)

(51) Int.Cl. ⁷	識別記号	F I	キーワード (参考)
H 0 1 S 5/343	6 1 0	H 0 1 S 5/343	6 1 0 5 F 0 4 1
H 0 1 L 33/00		H 0 1 L 33/00	C 5 F 0 7 3

審査請求 有 請求項の数21 O L (全 27 頁)

(21) 出願番号 特願2001-174903 (P2001-174903)

(22) 出願日 平成13年6月8日 (2001.6.8)

(31) 優先権主張番号 特願2000-355078 (P2000-355078)

(32) 優先日 平成12年11月21日 (2000.11.21)

(33) 優先権主張国 日本 (J P)

(71) 出願人 000226057
日亜化学工業株式会社
徳島県阿南市上中町岡491番地100

(72) 発明者 小崎 徳也
徳島県阿南市上中町岡491番地100 日亜化学工業 株式会社内

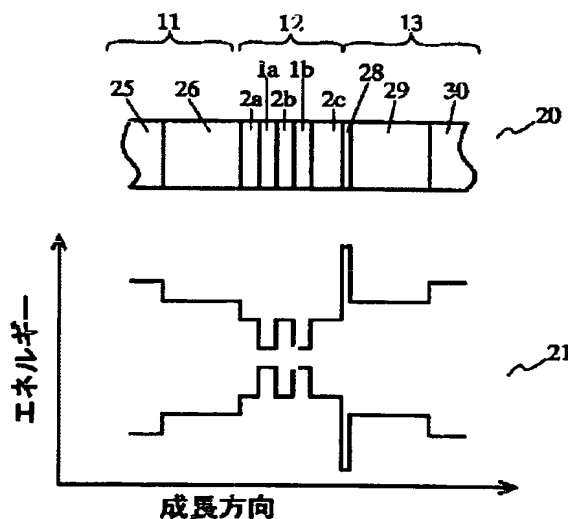
F ターム (参考) 5F041 AA04 AA43 CA05 CA34 CA40
CA46 CA49 CA57 CA58 CA65
CA74 CB15
5F073 AA11 AA13 AA45 AA51 AA73
AA74 AA77 AA83 CA07 CB05
CB07 CB14 DA05 DA35 EA24
EA28

(54) 【発明の名称】 窒化物半導体素子

(57) 【要約】

【課題】 従来、窒化物半導体素子中の量子井戸構造の活性層として、n型窒化物半導体、n型不純物を含有した窒化物半導体などが用いられてきたが、さらなる活性層の特性向上が必要であった。また、窒化物半導体素子は、素子寿命、静電耐圧の特性のさらなる向上が必要である。

【解決手段】 本発明は、p型窒化物半導体層11、n型窒化物半導体層13に挟まれる活性層12として、n型不純物を有する障壁層2aと、Inを含む窒化物半導体からなる井戸層1aと、p型不純物を有する、若しくはアンドープで成長させた障壁層2cとを少なくとも有し、該障壁層2をp型層側に最も近い障壁層として配置することで、活性層12への好適なキャリアの注入が可能となる。



【特許請求の範囲】

【請求項1】 I_n を含む窒化物半導体からなる井戸層と窒化物半導体からなる障壁層を有する量子井戸構造の活性層を、 p 型窒化物半導体層と、 n 型窒化物半導体層とで挟む構造を有する窒化物半導体素子において、前記活性層が前記障壁層として、前記 p 型窒化物半導体層に最も近い位置に配置された第1の障壁層と、該第1の障壁層とは異なる第2の障壁層と、を有すると共に、前記第1の障壁層が、実質的に n 型不純物を含まず、前記第2の障壁層が n 型不純物を有することを特徴とする窒化物半導体素子。

【請求項2】 前記活性層内の少なくとも1つの井戸層が、 40Å 以上の膜厚を有することを特徴とする請求項1記載の窒化物半導体素子。

【請求項3】 前記第1の障壁層が、前記活性層の最も外側に配置されていることを特徴とする請求項1又は2記載の窒化物半導体素子。

【請求項4】 前記第1の障壁層が、 p 型不純物を有することを特徴とする請求項1又は2記載の窒化物半導体素子。

【請求項5】 前記第1の障壁層の膜厚が、第2の障壁層の膜厚より大きいことを特徴とする請求項1乃至3記載の窒化物半導体素子。

【請求項6】 I_n を含む窒化物半導体からなる井戸層と窒化物半導体からなる障壁層を有する量子井戸構造の活性層を、 p 型窒化物半導体層と、 n 型窒化物半導体層とで挟む構造を有する窒化物半導体素子において、前記活性層が L 個($L \geq 2$)の前記障壁層を有し、前記 n 型窒化物半導体層に最も近い位置に配置された障壁層を障壁層 B_1 、該障壁層 B_1 から前記 p 型窒化物半導体層に向かって数えて i 番目($i = 1, 2, 3, \dots, L$)の障壁層を障壁層 B_i 、とした時に、 $i = 1$ から $i = n$ ($1 < n < L$)までの障壁層 B_i が n 型不純物を有し、 $i = L$ の障壁層 B_L が実質的に n 型不純物を含まないことを特徴とする窒化物半導体素子。

【請求項7】 前記活性層内の少なくとも1つの井戸層が、 40Å 以上の膜厚を有することを特徴とする請求項6記載の窒化物半導体素子。

【請求項8】 $i = L$ の障壁層 B_L が、前記活性層の最も外側に配置されていることを特徴とする請求項6又は7記載の窒化物半導体素子。

【請求項9】 $i = L$ の障壁層 B_L が、 p 型不純物を有することを特徴とする請求項6乃至8記載の窒化物半導体素子。

【請求項10】 $i = L$ の障壁層 B_L の膜厚が、 $i \neq L$ の障壁層 B_i の膜厚より大きいことを特徴とする請求項6乃至9記載の窒化物半導体素子。

【請求項11】 I_n を含む窒化物半導体からなる井戸層と窒化物半導体からなる障壁層を有する量子井戸構造の活性層を、 p 型窒化物半導体層と、 n 型窒化物半導体

層とで挟む構造を有する窒化物半導体素子において、前記活性層が、前記活性層内の最も外側の層として、前記 p 型窒化物半導体層に近い位置に配置された第1の p 側障壁層と、前記 n 型窒化物半導体層に近い位置に配置された第2の n 側障壁層と、を有すると共に、前記第1の p 側障壁層が n 型不純物を実質的に含まず、前記第2の n 側障壁層が n 型不純物を有することを特徴とする窒化物半導体素子。

【請求項12】 前記活性層内の少なくとも1つの井戸層が、 40Å 以上の膜厚を有することを特徴とする請求項11記載の窒化物半導体素子。

【請求項13】 前記第1の p 側障壁層が、 p 型不純物を有することを特徴とする請求項11又は12記載の窒化物半導体素子。

【請求項14】 前記第1の p 側障壁層の膜厚が前記第2の n 側障壁層の膜厚とほぼ同じであることを特徴とする請求項11乃至13記載の窒化物半導体素子。

【請求項15】 前記活性層が2以上の井戸層を有し、該井戸層と井戸層との間に第3の障壁層を有すると共に、前記第3の障壁層の膜厚が、前記第1の p 側障壁層及び前記第2の n 側障壁層の膜厚よりも小さいことを特徴とする請求項11乃至14に記載の窒化物半導体素子。

【請求項16】 請求項1乃至15記載の前記活性層を、 A_1 を含む窒化物半導体層を有する上部クラッド層と、 A_1 を含む窒化物半導体層を有する下部クラッド層とで挟むレーザ素子構造を有する窒化物半導体素子において、前記上部クラッド層、下部クラッド層の A_1 平均混晶比 x が、 $0 < x \leq 0.05$ であることを特徴とする窒化物半導体素子。

【請求項17】 前記 p 型窒化物半導体層中に、活性層に隣接して第1の p 型窒化物半導体層を有し、該第1の p 型窒化物半導体層が A_1 を含む窒化物半導体からなることを特徴とする請求項1乃至16記載の窒化物半導体素子。

【請求項18】 前記第1の p 型窒化物半導体層が、前記 p 型窒化物半導体層に最も近い障壁層に接して設けられ、前記活性層中の障壁層よりも高い濃度の p 型不純物をドーピングして成長していることを特徴とする請求項17記載の窒化物半導体素子。

【請求項19】 前記活性層において、井戸層の数が1以上3以下の範囲であることを特徴とする請求項1乃至18記載の窒化物半導体素子。

【請求項20】 量子井戸構造の活性層を、 p 型窒化物半導体層と、 n 型窒化物半導体層とで挟む構造を有する窒化物半導体素子において、前記活性層が前記障壁層として、前記 p 型窒化物半導体層に最も近い位置に配置された第1の障壁層と、該第1の障壁層とは異なる第2の障壁層と、を有すると共に、前記第1の障壁層が、実質的に n 型不純物を含まず、前記第2の障壁層が n 型不純

物を有し、前記第2の障壁層が井戸層に挟まれて配置され、前記井戸層と第2の障壁層との膜厚比 R_t が、 $0.5 \leq R_t \leq 3$ の範囲であることを特徴とする窒化物半導体素子。

【請求項21】 前記井戸層の膜厚 d_w が、 $40 \text{ \AA} \leq d_w \leq 100 \text{ \AA}$ の範囲であり、前記第2の障壁層の膜厚 d_b が、 $d_w \geq 40 \text{ \AA}$ の範囲であることを特徴とする窒化物半導体素子。

【発明の詳細な説明】

【0001】

【産業上の利用分野】本発明は、発光ダイオード素子(LED)、レーザダイオード素子(LD)等の発光素子、太陽電池、光センサ等の受光素子、あるいはトランジスタ、パワーデバイス等の電子デバイスに用いられる窒化物半導体($\text{In}_x\text{Al}_y\text{Ga}_{1-x-y}\text{N}$, $0 \leq x$, $0 \leq y$, $x+y \leq 1$)を用いた窒化物半導体素子に関し、特にInを含む窒化物半導体層を有する窒化物半導体素子に関する。

【0002】

【従来の技術】今日、窒化物半導体を用いた半導体レーザは、DVDなど、大容量・高密度の情報記録・再生が可能な光ディスクシステムへの利用に対する要求が高まりを見せている。このため、窒化物半導体を用いた半導体レーザ素子は、研究が盛んになされている。また、窒化物半導体を用いた半導体レーザ素子は、紫外域から赤色に至るまで、幅広く可視光域での発振が可能と考えられ、その応用範囲は、上記光ディスクシステムの光源にとどまらず、レーザプリンタ、光ネットワークなどの光源など、多岐にわたるものと期待されている。また、本出願人は、 405 nm 、室温、 5 mW の連続発振の条件で、1万時間を超えるレーザを発振した。

【0003】また、窒化物半導体を用いた発光素子、受光素子などには、Inを含む窒化物半導体を用いて活性層とした構造を有しており、活性層におけるより優れた活性領域の形成が、素子特性の向上において重要となる。従来、窒化物半導体素子の活性層として、n型不純物などをドーパしたn型の窒化物半導体が一般的に用いられ、特に量子井戸構造である場合には、n型不純物がドーパされた窒化物半導体、n型窒化物半導体が井戸層、障壁層に用いられてきた。

【0004】

【発明が解決しようとする課題】窒化物半導体を用いた素子として、発光素子では、その用途を多くの分野に広めるためには、さらなる素子特性、特に素子寿命の向上を成し遂げなければならない。

【0005】窒化物半導体を用いたレーザ素子としては、上述した高密度光ディスクシステムの読み取り・書き込み光源などへの利用、若しくはさらなる応用のためには、さらなる素子寿命の向上、出力の向上が必須の課題である。また、その他の窒化物半導体素子において

も、さらなる同様に素子寿命・出力の向上が必要であり、窒化物半導体を用いた発光素子でも、発光出力の向上が必要である。

【0006】従来、問題となっている窒化物半導体を用いた素子における脆弱な逆方向耐圧特性は、その製造上の取り扱い、応用製品への実装時の取り扱いにおいて、破壊される危険性が高く、極めて重要な課題の一つである。

【0007】

【課題を解決するための手段】

【0008】本発明は、上記事情に鑑みなされたものであり、閾値電流密度などの素子特性に優れ、且つ長寿命、高出力の窒化物半導体素子を得るものである。

【0009】すなわち本発明の半導体素子は、下記(1)～(21)の構成により本発明の目的を達成することができる。

【0010】(1) Inを含む窒化物半導体からなる井戸層と窒化物半導体からなる障壁層を有する量子井戸構造の活性層を、p型窒化物半導体層と、n型窒化物半導体層とで挟む構造を有する窒化物半導体素子において、前記活性層が前記障壁層として、前記p型窒化物半導体層に最も近い位置に配置された第1の障壁層と、該第1の障壁層とは異なる第2の障壁層と、を有すると共に、前記第1の障壁層が、実質的にn型不純物を含まず、前記第2の障壁層がn型不純物を有することを特徴とする。この構成により、量子井戸構造の活性層において、少なくともn型不純物を有する障壁層(第2の障壁層)と、それとは異なる活性層中の最もp型窒化物半導体層(以下、p型層という)側に位置する障壁層(第1の障壁層)とを有することで、素子寿命、逆方向耐圧特性が向上する。これは、活性層中の障壁層において、p型層側に配置された障壁層(第1の障壁層)が、n型不純物を実質的に含ないことで、n型不純物を有する障壁層(第2の障壁層)とは、活性層中においてその機能が異なり、このことが特性の向上につながる。これは、第2の障壁層を有することで、n型層から活性層内へ注入されるキャリアを多くし、また活性層の奥深く(p型層側)まで達するキャリアを多くし、キャリアの注入効率が上がり、また第1の障壁層を有することで、n型不純物が含まれない障壁層が、活性層内でp型層に最も近い障壁層として配置されることとなり、p型層からのキャリアの注入を多くし、加えて効率良くすることが可能になるものと考えられる。第1の障壁層にn型不純物が含まれると、p型層からのキャリアの注入が阻害される傾向にあり、特にn型層からのキャリアに比べてp型層からのキャリアは、その拡散長が短い傾向にあるため、p型層から活性層へのキャリアの注入口に当たる第1の障壁層がn型不純物を有することで、p型層からのキャリアの注入に深刻な悪影響を及ぼすものとなる。図14に示すように、第1の障壁層のn型不純物濃度が大きくな

るに従って、素子寿命が急激に低下することがわかる。これに加えて、第1の障壁層は、p型層に近い位置にあるため、p型層からのp型不純物の拡散が発生する場合もあり、第1の障壁層にn型不純物を添加して形成した場合に、結果として、n型及びp型不純物を有する障壁層となり、これもp型層からのキャリアの注入を阻害する要因と考えられる。従って、第1の障壁層が活性層に設けられることで、多くのホールを有することができ、それが上記特性の向上に寄与し、また、キャリアのライフタイムも長くなる傾向が観られ、このことに寄与しているのではないかと考えられる。この時、第2の障壁層は、第1の障壁層に隣接していても良いが、好ましくは少なくとも1つ以上の井戸層を介して第1の障壁層とは離間して設けられることである。このことにより、活性層内において、井戸層を挟んで、p側に配置された第1の障壁層と、n側に配置された第2の障壁層が設けられることとなり、より効率的なキャリアの注入が可能となり、例えば光ディスクシステムの光源におけるレーザ素子において損失を減らし、素子特性特に、素子寿命、出力の向上につながる。この時、好ましくは、第2の障壁層が、活性層中の障壁層において、n型層に最も近い障壁層とすることで、n型層からのキャリアの注入口となり、キャリアの多量の注入、効率的な注入が可能となり、素子特性が向上する。また、活性層中の障壁層の内、第1の障壁層、第2の障壁層を除く障壁層、については、特に限定されないものの、高出力のレーザ素子・発光素子に用いる場合には、n型不純物ドーパ、若しくはノンドーパとすることが好ましく、更に好ましくはn型不純物をドーパすることであり、こうすることで、n型層からのキャリアの注入を多くし、且つ効率よくすることができる。

【0011】(2) 前記活性層内の少なくとも1つの井戸層が、40Å以上の膜厚を有することを特徴とする。この構成により、上述した効率的なキャリアの注入が可能となった上に、それに適した厚膜の井戸層を設けることで、高出力の発光素子、レーザ素子の駆動において、安定性を増すことが可能となり、また、注入電流に対する出力において損失を低く抑えることができ、素子寿命において飛躍的な向上が可能となる。これは、高出力での発光・発振には、大量に注入されたキャリアを井戸層内においてロスすることなく効率よく発光再結合されることが求められるものであり、上記構成がこれを実現するのに適しているものと考えられる。従来、井戸層の膜厚は、発振・発光の初期段階における特性、例えば発振閾値電流、を重視して、好ましい範囲として約20Å～30Åが最適とされてきたが、これでは大電流での連続的な駆動で、素子劣化が早くなり、素子寿命の向上が妨げられてきたが、本発明では、上記構成によりこれを解決した。ここで、井戸層の膜厚の上限としては、特に限定されないが500Å以下であり、障壁層及び活性層の膜

厚に依存するが、量子井戸構造で複数の層を積層することを考慮すると、300Å以下とすることが好ましい。さらに、より好適な井戸層の膜厚の範囲としては、50Å以上200Å以下の範囲とすることで、多重量子井戸構造、単一量子井戸構造のどちらでも好ましい活性層の形成が可能であり、特に多重量子井戸構造であると、積層数(井戸層と障壁層のペア数)が多くなることからこの範囲内におさめることが好ましい。また、この好適な範囲に井戸層があることで、大電流・高出力での発光、発振において、高い素子信頼性・長寿命を得ることができ、また、レーザ素子においては、80mWでの連続発振が可能となり、また5～80mWといった広い出力域においても優れた素子寿命を実現することができる。この時、活性層が多重量子井戸構造である場合に、井戸層の膜厚は、少なくとも1つの井戸層に適用することが必要であり、好ましくは全ての井戸層において、上記膜厚を適用することである。こうすることで、各井戸層において、上述したような効果が得られ、発光再結合、光電変換効率がさらに向上する。また、図12からわかるように、本発明において、井戸層の膜厚が大きいほど、優れた素子寿命が得られるが、好ましくは、井戸層として、Inを含む窒化物半導体、更に好ましくはInGaInを用いることで、良好な素子寿命とでき、この時、In組成比xを、 $0 < x \leq 0.3$ の範囲とすることで、結晶性良く厚膜の井戸層が形成でき、好ましくは、 $x \leq 0.2$ とすることで結晶性良く厚膜の井戸層を複数形成でき、良好なMQW構造の活性層とできる。

【0012】(3) 前記第1の障壁層が、前記活性層の最も外側に配置されていることを特徴とする。この構成により、第1の障壁層が活性層内で最もp型窒化物半導体層に近い側に配置されることで、第1の障壁層がキャリアの注入口となり、p型層から活性層内へのキャリアの注入が効率的になり、また多量のキャリアを注入することができ、しきい値電流密度、素子寿命、出力などの素子特性が向上する。この時、p型窒化物半導体層は、活性層に接して形成されることが好ましく、また、第1の障壁層に接する層として後述する第1のp型窒化物半導体層を設けることができる。

【0013】(4) 前記第1の障壁層が、p型不純物を有することを特徴とする。この構成により、上述したp型層からのキャリアの注入が効率的になり、またキャリアのライフタイムもあがる傾向にあり、結果として逆耐圧特性、素子寿命、出力の向上に寄与するものとなる。これは、上述したように、n型不純物が実質的に含まれないことで、p型層からのキャリア注入が良好となり、更に、第1の障壁層にp型不純物を有することで、活性層内へのキャリアの注入を更に促すことが可能となり、効率的に多量のキャリアがp型層から活性層内、また活性層の奥深く(n型層側)にまで注入され、発光再結合、光電変換効率、素子寿命の向上、これに加えて逆耐

圧特性の向上が実現できる。

【0014】(5) 前記第1の障壁層の膜厚が、第2の障壁層の膜厚より大きいことを特徴とする。この構成により、素子寿命の向上が実現できる。これは、少なくとも第1の障壁層が他の障壁層(第2の障壁層)よりも小さい膜厚であると、素子寿命の低下が観られ、更に第1の障壁層が最も外側に配置されるとこの傾向は顕著なものとなる。更にまた、活性層の上に、p型窒化物半導体層を有し、第1の障壁層が活性層内で最も外側、すなわち最上部、に配置した場合において、上記素子寿命の低下は、大きなものとなる。これは、図8に示すように、第1の障壁層2cが、p型電子閉込め層(第1のp型窒化物半導体層)に最も近くに配置された障壁層となり、このp型電子閉込め層は後述するように、活性層、特に井戸層に密接に影響を及ぼす層であるため、第1の障壁層は、他の障壁層と異なり、活性層及び井戸層の特性を決定する重要な層となる。

【0015】(6) Inを含む窒化物半導体からなる井戸層と窒化物半導体からなる障壁層を有する量子井戸構造の活性層を、p型窒化物半導体層と、n型窒化物半導体層とで挟む構造を有する窒化物半導体素子において、前記活性層がL個($L \geq 2$)の前記障壁層を有し、前記n型窒化物半導体層に最も近い位置に配置された障壁層を障壁層 B_1 、該障壁層 B_1 から前記p型窒化物半導体層に向かって数えてi番目($i = 1, 2, 3, \dots, L$)の障壁層を障壁層 B_i 、とした時に、 $i = 1$ から $i = n$ ($1 < n < L$)までの障壁層 B_i がn型不純物を有し、 $i = L$ の障壁層 B_L がp型不純物を有することを特徴とする。この構成により、活性層の各井戸層へのキャリアの注入が効率的なものとなると思われ、例えばLED、LDにおいて発光効率が向上し、また発振閾値電流密度、順方向電圧の低下、素子寿命の向上が可能となる。この時、好ましくは、障壁層 B_1 ($i = 1$)、障壁層 B_L ($i = L$)が、活性層の最も外側に配置されることで、より効率的なキャリアの注入が可能となる。ここで、障壁層 B_L は、活性層内で最もp型層側に位置する障壁層で、前記第1の障壁層に当たり、これに加えて、n型層側からn番目($1 < n < L$)までの障壁層の全てに、n型不純物を有することで、n型層からのキャリアの注入が円滑になり、また活性層の奥深く(p型層側)へのキャリアの注入も良好となり、多量のキャリア注入にも対応できるものとなり、発光出力、素子寿命が向上する。加えて、1番目からn番目までの障壁層 B_i にn型不純物を有することで、素子の駆動初期において、すぐさま井戸層にキャリアが注入されることから、しきい値電流密度の低下にも寄与する。

【0016】(7) 前記活性層内の少なくとも1つの井戸層が、40Å以上の膜厚を有することを特徴とする。この構成により、上述したように、大電流、高電流密度での素子駆動において、効率の良い各井戸層へのキャリ

アの注入・発光再結合が可能となり、大電流・高出力駆動でのLED、LDなどの素子において、優れた素子寿命が得られる。これは、上述したように、井戸層が厚膜であることで、多量のキャリアの注入に対応し、良好な発光再結合が実現され、また素子信頼性、すなわち素子寿命にも効果的に作用する。

【0017】(8) $i = L$ の障壁層 B_i が、前記活性層の最も外側に配置されていることを特徴とする。この構成により、上述の第1の障壁層の場合と同様に、障壁層 B_L が活性層内でp型層に最も近い層(通常p型層に接して設けられる)となることで、p型層からのキャリアの注入がより直接的なものとなり、大電流、高出力の厳しい条件での駆動に耐えうる素子信頼性を有する窒化物半導体素子が得られる。

【0018】(9) $i = L$ の障壁層 B_L が、p型不純物を有することを特徴とする。この構成により、上述したように、障壁層 B_L でもって、p型層からの多量のキャリア注入が効率的なものとなり、出力、素子寿命、及び逆耐圧特性に好適に作用する。

【0019】(10) $i = L$ の障壁層 B_i の膜厚が、 $i \neq L$ の障壁層 B_i の膜厚より大きいことを特徴とする。この構成は、上述したように、p型窒化物半導体層に最も近くに配置された障壁層 B_L が厚膜であることから、後述する第1のp型窒化物半導体層との距離を大きくすることができること、p型のキャリアが多くなっても、十分に広い空間が確保されるため、素子の連続駆動において、安定して高濃度のキャリアを注入することができ、その結果、素子寿命などの素子信頼性が向上する。

【0020】(11) Inを含む窒化物半導体からなる井戸層と窒化物半導体からなる障壁層を有する量子井戸構造の活性層を、p型窒化物半導体層と、n型窒化物半導体層とで挟む構造を有する窒化物半導体素子において、前記活性層が、前記活性層内の最も外側の層として、前記p型窒化物半導体層に近い位置に配置された第1のp側障壁層と、前記n型窒化物半導体層に近い位置に配置された第2のn側障壁層と、を有すると共に、前記第1のp側障壁層がp型不純物を有し、前記第2のn側障壁層がn型不純物を有することを特徴とする。この構成により、p型窒化物半導体層側、n型窒化物半導体層側、にそれぞれ第1のp側障壁層、第2のn側障壁層が配置された活性層となり、p型層、n型層からのキャリアが活性層の中央部に向けて、効率的に注入されるようになる。これは、第1のp側障壁層が前記第1の障壁層及び障壁層 B_L に当たり、第2のn側障壁層が前記障壁層 B_i 、場合によって前記第2の障壁層に当たるものであり、それぞれ、上述したような機能、効果が実現できる。

【0021】(12) 前記活性層内の少なくとも1つの井戸層が、40Å以上の膜厚を有することを特徴とする。この構成により、上述したように、高出力の素子に

において、優れたキャリアの注入・再結合を実現し、素子信頼性、素子寿命の向上が可能となる。

【0022】(13) 前記第1のp側障壁層が、p型不純物を有することを特徴とする。この構成により、上述したように、大電流駆動のLED、LDにおいて、優れた素子寿命、逆耐圧特性が得られ、高出力の素子が得られる。

【0023】(14) 前記第1のp側障壁層の膜厚が前記第2のn側障壁層の膜厚とほぼ同じであることを特徴とする。この構成により、活性層内の対称性が向上し、結果として、素子のばらつきを抑えて歩留まりが向上し、またしきい値電流密度が低下する傾向が観られる。

【0024】(15) 前記活性層が2以上の井戸層を有し、該井戸層と井戸層との間に第3の障壁層を有すると共に、前記第3の障壁層の膜厚が、前記第1のp側障壁層及び前記第2のn側障壁層の膜厚よりも小さいことを特徴とする。この構成により、第2のn側障壁層及び第1のp側障壁層と、第3の障壁層と、は異なる働きを持たせることが可能となり、素子特性のばらつきを抑え、しきい値電流密度、Vfを低下させることが可能となる。これは、第2のn側障壁層、第1のp側障壁層が活性層の最も外側に配置され、n型層、p型層からのキャリアの注入口となり、第3の障壁層よりも膜厚が大きいことから多くのキャリアを保持する広い空間が確保され、逆に、第3の障壁層の膜厚が小さいことから、活性層全体の膜厚を低く抑えることができ、Vfの低下に寄与するものとなる。

【0025】(16) 請求項1乃至15記載の前記活性層を、A1を含む窒化物半導体を有する上部クラッド層と、A1を含む窒化物半導体を有する下部クラッド層とで挟むレーザ素子構造を有する窒化物半導体素子において、前記上部クラッド層、下部クラッド層のA1平均混晶比xが、 $0 < x \leq 0.05$ であることを特徴とする。この構成により、得られるレーザ素子は、5～100mWの出力で連続発振可能で、光ディスクシステムの読取り、書込光源に適した素子特性のLDとなり、更に長寿命を実現することが可能となる。これは、クラッド層のA1平均混晶比を0.05以下に抑えることで、高出力時の自励発振を抑えることが可能な光導波路が設けられ、高出力で安定した連続発振が可能となり、光ディスク光源用のLDを得ることが可能となる。従来は、クラッド層のA1平均組成を0.05以上3以下の範囲にある窒化物半導体を用いていたが、これでは光の閉込めが強くなり過ぎることで30mW以上の高出力での連続発振において自励発振が発生する。本発明の構成では、クラッド層における屈折率差を小さくした光導波路とし、更に上記範囲にある活性層を用いることで、多量のキャリアを連続的に、安定して注入・発光再結合しうる構造となり、クラッド層の光閉込めの低下による損失を上回って連続発振でき、且つ活性層内での発光効率を高める

ことができる。

【0026】(14) 前記上部クラッド層がp型の導電性を、前記下部クラッド層がn型の導電性を有し、前記活性層が前記障壁層として、前記上部クラッド層に最も近い位置に配置された第1の障壁層と、該第1の障壁層とは異なる第2の障壁層と、を有すると共に、前記第1の障壁層がp型不純物を有し、前記第2の障壁層がn型不純物を有することを特徴とする。この構成により、上述したように、p型層からのキャリアの注入に優れ、結果として、素子特性、特に素子寿命が向上する。

【0027】(17) 前記p型窒化物半導体層中に、活性層に隣接して第1のp型窒化物半導体層を有し、該第1のp型窒化物半導体層がA1を含む窒化物半導体からなることを特徴とする。この構成により、図4～7に示すように、第1のp型窒化物半導体層28が、電子閉込め層として機能し、特に大電流駆動、高出力のLD、LEDにおいて、活性層内に多量のキャリアを閉込めることが可能となる。また、前記第1の障壁層、障壁層B_L、第1のp側障壁層との関係において、図8に示すように、これらの障壁層の膜厚が、第1のp型窒化物半導体層と井戸層1bとの距離d_Bを決定するため、素子特性に大きく影響を及ぼしあう。

【0028】(18) 前記第1のp型窒化物半導体層が、前記p型窒化物半導体層に最も近い障壁層に接して設けられ、前記活性層中の障壁層よりも高い濃度のp型不純物をドーピングして成長していることを特徴とする。この構成により、p型層から最もp型層に近い障壁層(前記第1の障壁層、障壁層B_L、第1のp側障壁層)へのキャリアの注入を容易にし、また第1のp型窒化物半導体層は、p型不純物を高濃度でドーピングすることで、この障壁層へp型不純物が拡散されてドーピングされることで、適度なp型不純物を添加することができる。このことは、この障壁層成長時に、不純物を添加しないため、結晶性良く成長が可能であり、特にこの障壁層がInを含む窒化物半導体の場合には、不純物添加による結晶性悪化が大きいため、その効果は顕著なものとなる。また、第1のp型窒化物半導体層が、後述するように、A1を含む窒化物半導体であって、そのA1混晶比がp型クラッド層のA1の混晶比よりも高い場合には、活性層内に電子を閉じこめる電子閉込め層として効果的に機能し、大電流駆動、高出力のLD、LEDなどにおいて、発振閾値、駆動電流を低下させる効果が得られる。

【0029】(19) 前記活性層において、井戸層の数が1以上3以下の範囲であることを特徴とする。この構成により、LDにおいては発振閾値を、井戸層の数が4以上である場合に比べて、低くすることが可能となる。また、この時に、上述したように井戸層の膜厚を40Å以上とすることで、少ない井戸層内でも広い空間が確保され、多量のキャリアが注入されても、効率的な発光再結合が可能となり、このことが素子寿命の向上、発光出

力の向上を可能とする。特に、井戸層の膜厚が40 Å以下で、井戸層数を4以上とした場合には、大電流で駆動させて高出力のLD、LEDを得ようとする、上記の場合に比して、薄膜の各井戸層に多量のキャリアが注入されることとなり、井戸層は過酷な条件下で駆動させることとなり、素子劣化が早く発生する。また、井戸層数を多くすると、キャリアは均等に分布せず、不均一に分布する傾向にあるため、このような状態で大電流での駆動をさせると、前記素子劣化が深刻な問題となる。この構成では、上述の最もp型層側の障壁層がn型不純物を含まないこと又はp型不純物を有すること、他の障壁層がn型不純物を有することで、多量のキャリアを井戸層内へ安定して注入でき、更に井戸層を上述したような膜厚(40 Å以上)とすることで、これらが密接に関係して、連続した駆動において、優れた素子寿命、高い発光出力の実現に好適に作用する。

(20) 量子井戸構造の活性層を、p型窒化物半導体層と、n型窒化物半導体層とで挟む構造を有する窒化物半導体素子において、前記活性層が前記障壁層として、前記p型窒化物半導体層に最も近い位置に配置された第1の障壁層と、該第1の障壁層とは異なる第2の障壁層と、を有すると共に、前記第1の障壁層が、実質的にn型不純物を含まず、前記第2の障壁層がn型不純物を有し、前記第2の障壁層が井戸層に挟まれて配置され、前記井戸層と第2の障壁層との膜厚比 R_t が、 $0.5 \leq R_t \leq 3$ の範囲であることを特徴とする。この構成により、特に光ディスクシステム、光通信システムなどに用いられ、応答特性に優れ、RINの低い、発光素子、レーザ素子を得ることができる。すなわち、量子井戸構造の活性層において、井戸層、障壁層及び、活性層の膜厚は、RIN、応答特性に大きく影響を及ぼす要因となるが、この構成では、井戸層と障壁層との膜厚比を上記範囲に限定することにより、それらの特性に優れた発光素子、レーザ素子が得られる。

(21) 前記井戸層の膜厚 d_w が、 $40 \text{ Å} \leq d_w \leq 100 \text{ Å}$ の範囲であり、前記第2の障壁層の膜厚 d_b が、 $d_w \geq 40 \text{ Å}$ の範囲であることを特徴とする。この構成により、上記膜厚比 R_t において、井戸層の膜厚を上記範囲とすることで、図12に示すように長寿命、高出力のレーザ素子であると共に、光ディスクシステムの光源に適したRINの特性、応答特性のレーザ素子が得られる。すなわち、本発明の発光素子において、井戸層の膜厚を大きくすることで長寿命化がはかれるが、一方で、井戸層の膜厚が大きくなると応答特性、RINの特性が低下する傾向にあり、この構成ではそれを好適に改善し、また障壁層の膜厚が40 Å以上では、図13に示すように、良好な素子寿命が得られ、光ディスクシステムに優れた光源となるレーザ素子が得られる。

【0030】本発明の窒化物半導体素子に用いるn型不純物としては、Si、Ge、Sn、S、O、Ti、Zr

等のIV族、若しくはVI族元素を用いることができ、好ましくはSi、Ge、Snを、さらに最も好ましくはSiを用いる。また、p型不純物としては、特に限定されないが、Be、Zn、Mn、Cr、Mg、Caなどが挙げられ、好ましくはMgが用いられる。

【0031】ここでアンドープとは、窒化物半導体成長時に、ドーパントとなるp型不純物、n型不純物などを添加しない状態で成長させるものであり、例えば有機金属気相成長法において反応容器内に前記ドーパントとなる不純物を供給しない状態で成長させるものである。

【0032】

【発明の実施の形態】

【0033】本発明の窒化物半導体素子に用いる窒化物半導体としては、GaN、AlN、もしくはInN、又はこれらの混晶である窒化ガリウム系化合物半導体($\text{In}_x\text{Al}_y\text{Ga}_{1-x-y}\text{N}$ 、 $0 \leq x$ 、 $0 \leq y$ 、 $x+y \leq 1$)がある。またこれに加えて、III族元素としてBを用いたり、V族元素としてNの一部をP、Asで置換した、混晶でもよい。

【0034】(活性層) 本発明における活性層としては、量子井戸構造を有し、多重量子井戸構造、単一量子井戸構造のどちらでも良い。好ましくは、多重量子井戸構造とすることで、出力の向上、発振閾値の低下などが図ることが可能となる。活性層の量子井戸構造としては、後述する井戸層、障壁層を積層したものをを用いることができる。また、積層構造としては、井戸層を障壁層で挟み込む構造を積層したものであり、すなわち、単一量子井戸構造においては、井戸層を挟むように、p型窒化物半導体層側、n型窒化物半導体層側に、それぞれ障壁層を少なくとも1層有し、多重量子井戸構造においては、複数の井戸層と障壁層が積層された活性層内で、後述する各実施形態を有するものである。

【0035】更に、活性層の構造として好ましくは、最もn型窒化物半導体層、p型窒化物半導体層に近い位置に配置された層(以下、最外層と記す)として障壁層を有するものであり、更に好ましくは両側の最外層が障壁層であることである。

【0036】また、多重量子井戸構造において、井戸層に挟まれた障壁層は、特に1層であること(井戸層/障壁層/井戸層)に限るものではなく、2層若しくはそれ以上の層の障壁層を、「井戸層/障壁層(1)/障壁層(2)/.../井戸層」というように、組成・不純物量等の異なる障壁層を複数設けても良い。例えば、図10に示すように、各井戸層401の間に、Alを含む窒化物半導体からなる上部障壁層403、上部障壁層よりもエネルギーバンドギャップの小さな下部障壁層402を設ける構造であっても良い。

【0037】(井戸層) 本発明における井戸層としては、Inを含む窒化物半導体層を用いることが好ましく、この時具体的な組成としては、 $\text{In}_x\text{Ga}_{1-x}\text{N}$

($0 < \alpha \leq 1$) を好ましく用いることができる。このことにより、良好な発光・発振を可能とする井戸層となる。この時、In混晶比により、発光波長を決めることができる。また、InGa γ N以外にも、上述した窒化物半導体、例えばInAlGa γ N、InNなどを用いることもでき、また、Inを含まない窒化物半導体、例えばAlGa γ N、Ga γ N等にも本発明は適用できるが、Inを含む窒化物半導体を用いる方が発光効率が高くなり好ましい。

【0038】また、井戸層の膜厚及び井戸層の数としては、後述する第5の実施形態に示す場合を除いて、膜厚及び井戸層の数を任意に決めることが可能である。具体的な膜厚としては、10Å以上300Å以下の範囲、好ましくは20Å以上200Å以下の範囲とすることで、V β 、しきい値電流密度を低減させることができる。また、結晶成長の観点からは、20Å以上であると、膜厚に大きなむらがなく比較的均一な膜質の層が得られ、200Å以下とすることで結晶欠陥の発生を低く抑えて結晶成長が可能となる。活性層内の井戸層数としては特に限定されず、1以上であり、この時、井戸層の数が4以上である場合には、活性層を構成する各層の膜厚が厚くなると、活性層全体の膜厚が厚くなって、V β の上昇を招くこととなるため、井戸層の膜厚を100Å以下の範囲として、活性層の膜厚を低く抑えることが好ましい。

【0039】本発明の井戸層には、n型不純物がドーピングされていても、いなくても良い。しかしながら、井戸層はInを含む窒化物半導体を用いられ、n型不純物濃度が大きくなると結晶性が悪化する傾向にあるため、n型不純物濃度を低く抑えて結晶性の良好な井戸層とすることが好ましい。具体的には、結晶性を最大限に良好なものとするために井戸層をアンドープで成長させることであり、この時n型不純物濃度は $5 \times 10^{16} / \text{cm}^3$ 以下と実質的にn型不純物を含まない井戸層とすることである。また、井戸層にn型不純物をドーピングする場合には、n型不純物濃度が 1×10^{18} 以下 5×10^{16} 以上の範囲でドーピングされていると、結晶性の悪化を低く抑え、なおかつキャリア濃度を高くすることができ、しきい値電流密度、V β を低下させることができる。この時、井戸層のn型不純物濃度としては、障壁層のn型不純物濃度とはほぼ同じか、若しくは小さくすることで、井戸層での発光再結合を促し、発光出力が向上する傾向にあるため好ましい。このように、n型不純物をドーピングした井戸層は、5mW出力のLD、LEDなど、低出力の素子に用いることで、しきい値電流密度の低下、V β の低下が得られ好ましい。また、井戸層のn型不純物濃度を障壁層とはほぼ同じ若しくはそれより低くするには、井戸層成長時に障壁層成長時よりも多くのn型不純物をドーピングするか、障壁層にドーピングして井戸層をアンドープで成長させる変調ドーピングとしても良い。この時、井戸層、障壁層をアンドープで成長させて、活性層の一部を構成しても

良い。

【0040】特に、大電流で素子を駆動させた場合（高出力のLD、ハイパワーLEDなど）では、井戸層がアンドープで、実質的にn型不純物を含有しないことで、井戸層でのキャリアの再結合が促進され、高い確率での発光再結合が実現され、逆にn型不純物が井戸層にドーピングされると、井戸層でのキャリア濃度が高いため、かえって発光再結合の確率が減少し、一定出力下で駆動電流、駆動電流の上昇を招く悪循環が発生し、素子の信頼性（素子寿命）が大幅に低下する傾向にある。このため、このような高出力の素子（5～100mWの出力域のLD、ハイパワーLED）では、井戸層のn型不純物濃度を、少なくとも $1 \times 10^{18} / \text{cm}^3$ 以下にすることであり、好ましくはアンドープ若しくは実質的にn型不純物を含有しない濃度とすることで、高出力で安定した駆動が可能な窒化物半導体素子が得られる。また、井戸層にn型不純物をドーピングしたレーザ素子では、レーザ光のピーク波長のスペクトル幅が広がる傾向にあるため、好ましくなく $1 \times 10^{18} / \text{cm}^3$ 、好ましくは $1 \times 10^{17} / \text{cm}^3$ 以下とすることである。

【0041】（障壁層）本発明において、障壁層の組成としては、特に限定されないが、井戸層よりIn混晶比の低いInを含む窒化物半導体若しくはGa γ N、Alを含む窒化物半導体などを用いることができる。具体的な組成としては、In β Ga $1-\beta$ N ($0 \leq \beta < 1$, $\alpha > \beta$)、Ga γ N、Al γ Ga $1-\gamma$ N ($0 < \gamma \leq 1$)などを用いることができる。ここで、井戸層に接して下地層となる障壁層（下部障壁層）の場合には、Alを含まない窒化物半導体を用いることが好ましく、具体的には図10に示すように、In β Ga $1-\beta$ N ($0 \leq \beta < 1$, $\alpha > \beta$)、Ga γ Nを用いることが好ましい。これは、Inを含む窒化物半導体からなる井戸層をAlGa γ NなどのAlを含む窒化物半導体の上に直接成長させると、結晶性が低下する傾向にあり、井戸層の機能が悪化する傾向にあるためである。また、障壁層のバンドギャップエネルギーを井戸層よりも大きくなるようにするものであり、井戸層の結晶性を決める下地層としても機能することを考慮して、上記組成の中から好適な井戸層、障壁層の組成の組合せを決定すると良い。

【0042】また、後述する最もp型層側の障壁層を除いて、障壁層は、n型不純物がドーピングされていても、ノンドープであっても良いが、好ましくはn型不純物がドーピングされていることである。この時、障壁層中のn型不純物濃度としては、少なくとも $5 \times 10^{16} / \text{cm}^3$ 以上ドーピングされていることで、上限としては $1 \times 10^{20} / \text{cm}^3$ である。具体的には、例えばLEDである場合には、 $5 \times 10^{16} / \text{cm}^3$ 以上 $2 \times 10^{18} / \text{cm}^3$ 以下の範囲でn型不純物を有することであり、また、より高出力のLED及び高出力のLDでは、 $5 \times 10^{17} / \text{cm}^3$ 以上 $1 \times 10^{20} / \text{cm}^3$ 以下の範囲、好まし

くは $1 \times 10^{18} / \text{cm}^3$ 以上 $5 \times 10^{19} / \text{cm}^3$ 以下の範囲でドーピングされていることが好ましく、このように高濃度でドーピングする場合には、井戸層をn型不純物を実質的に含まないか、アンドープで成長させることが好ましい。この時、通常のLEDと、高出力のLED（ハイパワーLED）と高出力のLD（5～100mW出力のLDなど）とで、n型不純物量が異なるのは、高出力の素子では、より大電流で駆動させ高い出力を得るために、高いキャリア濃度を必要とするためである。上記好ましい範囲でドーピングされることで、上述したように、良好な結晶性で、高濃度のキャリアを注入することが可能となる。逆に、高出力でない低出力のLD、LED等の窒化物半導体素子の場合には、活性層中の一部の障壁層にn型不純物をドーピングしたもの、若しくは全ての障壁層を実質的にn型不純物を含まないものとしても良い。

【0043】障壁層の膜厚としては、特に限定されず500Å以下、より具体的には井戸層と同様に10Å以上300Å以下の範囲が適用できる。

【0044】また、後述する各実施形態には、p型不純物をドーピングする障壁層が用いられるが、この時、p型不純物量としては、 $5 \times 10^{16} / \text{cm}^3$ 以上 $1 \times 10^{20} / \text{cm}^3$ 以下の範囲、好ましくは、 $5 \times 10^{16} / \text{cm}^3$ 以上 $1 \times 10^{18} / \text{cm}^3$ 以下の範囲である。これは、 $1 \times 10^{20} / \text{cm}^3$ 以上とp型不純物を多くしても、キャリア濃度は殆ど変化しないため、不純物を含有することによる結晶性の悪化、不純物による光の散乱作用による損失が大きくなり、かえって活性層における発光効率を低下させる。更に、 $1 \times 10^{18} / \text{cm}^3$ 以下であると、上記不純物の増加による発光効率の低下を低く抑え、なおかつ活性層内へのp型層からのキャリア濃度を安定して高く保つことが可能となる。加えて、p型不純物の下限としては、僅かながらでもp型不純物を有することが好ましく、これは不純物が低濃度である場合には、高濃度である場合に比較して高い確率で、p型不純物がキャリアとして機能するものとなる傾向にあるためである。この時、後述する各実施形態におけるp型不純物が含有される障壁層には、n型不純物を実質的に含有しないことが好ましい。なぜなら、p型不純物が含有される障壁層に、n型不純物を含有しないことだけでも、p型層からのキャリアの注入を促進する障壁層として機能し、それに加えてp型不純物を有することで更にその作用を強くすることが可能となる。図14、15は、最もp側の障壁層のn型不純物量と素子寿命若しくは逆耐圧特性との関係を示しているが、図から明らかなように、n型不純物が多くなると、素子寿命及び逆耐圧特性が急激に低下し、素子特性を悪化させている。従って、本発明の窒化物半導体素子において、p型層に最も近い障壁層（後述の第1の障壁層、障壁層B_L、第1のp側障壁層）は、n型不純物をアンドープで成長させること若しくはn型不純物を実質的に吹くまいことが好ま

しく、更に好ましくはp型不純物を有すること、最も好ましくはn型不純物を含まずに、p型不純物を有することである。これは、n型不純物を含まないことでp型層からのキャリアの注入が効率的なものとなり、これとは別にp型不純物を有することで、キャリアの注入を促し、両者を併せること、すなわち、n型不純物を含まずに、p型不純物を有することで、p型層からのキャリアが多量であっても効率的な注入が可能となる。

【0045】（n型不純物ドーピング）本発明において、活性層には、少なくとも 5×10^{16} 以上n型不純物を含有する井戸層、障壁層を有し、好ましくは、活性層中の少なくとも1層以上の井戸層及び／又は障壁層が、アンドープ若しくは実質的にn型不純物を含まないことである。これにより、活性層全体としては、平均としてn型不純物が含有され、活性層の一部を構成する井戸層及び又は障壁層にn型不純物がドーピングされることで活性層として効率的なキャリア濃度分布を実現する。

【0046】本発明において、アンドープとは意図的にドーピングしないことであり、窒化物半導体成長時に、n型若しくはp型不純物をドーピングしないで成長させるものである。この時、不純物濃度は、 $5 \times 10^{16} / \text{cm}^3$ 未満となる。また、本発明におけるn型不純物、若しくはp型不純物を実質的に含まないとは、 $5 \times 10^{16} / \text{cm}^3$ 未満の濃度領域である。

【0047】以上は、下記に説明する各実施形態において、説明されていない活性層及び、障壁層、井戸層についての実施形態を説明したものであり、各実施形態においてその説明を補うものである。

【0048】＜第1の実施形態＞本発明の窒化物半導体素子において、第1の実施形態としては、図2、3に示すように、p型窒化物半導体層13とn型窒化物半導体層11とで挟まれた活性層12内に、p型窒化物半導体層に最も近くに位置する第1の障壁層、それとは異なり、n型不純物を有する第2の障壁層とを有する構造である。この時、第1の障壁層は、n型不純物がアンドープであること、若しくはアンドープで成長させて実質的にn型不純物を含まないことである。この時、第1の障壁層は、活性層内の層で最もp型窒化物半導体層に近い層（以下、最もp側の層という）が、図2に示すように井戸層1bである場合と、図3に示すようにその層が第1の障壁層2dである場合の両方の場合があるが、どちらでも良い。好ましくは、図3に示すように、活性層内で最もp側の層が、第1の障壁層とすることで、p型窒化物半導体層に接して第1の障壁層を活性層内に設けることができ、図3に示すように、p型窒化物半導体層13と活性層12内の第1の障壁層2dと、連続したp型層を活性層内まで形成することができる。このことにより、p型層から活性層へのキャリアの注入を効率的なものとすることができ、素子駆動における損失を減らし、素子特性の向上、特に、逆方向耐圧、素子寿命の向上が

可能となる。図3に示す場合は、これとは異なり、p型窒化物半導体層13と第1の障壁層2cとの間に井戸層1bが介在しているため、連続したp型層の形成とはならない場合もあるが、第1の障壁層2cは活性層内の最もp側の障壁層であることから、前述の場合（図3の場合）ほどではないものの、同様に作用して、効率的なキャリアの注入が可能となり、前述の場合（図3の場合）に比べてその効果は劣る傾向にあるものの、同種の効果を得ることができる。この時、井戸層は、上述したようにアンドープであることが好ましく、n型不純物を有する場合には、障壁層よりも低濃度であることが好ましい。

【0049】これとは異なり、p型不純物を有する障壁層（以下、p型障壁層という）が、活性層内で、最もp側に位置しない障壁層である場合は、例えば図3において障壁層2cをp型障壁層とすると、かえって素子特性を悪化させる結果となる。これは、p型のキャリア（ホール）の拡散長がn型に比べて大幅に短いため、上述した活性層内へのキャリア注入効率の向上はほとんどなく、n型のキャリアの注入を阻害して損失を大きくすることとなる。これは、最もp側の障壁層がp型不純物を含有せず、最もp側に位置しない障壁層がp型不純物を含有する場合に最も顕著なものとなる。

【0050】また、第2の障壁層は、第1の障壁層に隣接してn型窒化物半導体層側（以下、n側という）に設けられていても良いが、図2、3に示すように、少なくとも1層以上の井戸層を介して設けられていることが好ましい。こうすることで、1層以上の井戸層を挟んで、最もp側に設けられ、p型不純物を有する第1の障壁層と、n側に設けられ、n型不純物を有する第2の障壁層と、を配置した構造の活性層とすることで、井戸層を介さず隣接して配置された場合に比べて、この挟まれた1層以上の井戸層内へのキャリア注入をより効率的なものとすることができる。従って、最もn側の障壁層、図2、3では障壁層2a、が、少なくとも第2の障壁層であること、すなわち、第1の障壁層、第2の障壁層が活性層の最も外側の障壁層で、それぞれp側、n側に配置されていることが好ましい。更に、第2の障壁層は、1層だけであっても良く、第1の障壁層を除く全ての障壁層であっても良い。従って、第1の実施形態において、好ましくは最もp側の障壁層が第1の障壁層、最もn側の障壁層が第2の障壁層であること、更に好ましくは、以上の構成に加えて、最もp側の障壁層を除く全ての障壁層が第2の障壁層であることである。これにより、高出力下での素子駆動において、多量のキャリアを効率的に注入することが可能となり、高出力下での素子信頼性の向上が可能となる。この時、最もp側の障壁層が第1の障壁層、最もn側の障壁層が第2の障壁層であることに加えて、2番目若しくは2番目及びそれ以降にp側に配置された障壁層もp型障壁層とする構成も可能である

が、例えば図3において第1の障壁層2d、p型障壁層2c、第2の障壁層2aとする構成、この構成では上述した各キャリアの拡散長の違いにより、効率的なキャリアの注入・再結合などが阻害され、損失が増す傾向にある。

【0051】本発明の第1の実施形態において、第1の障壁層について更に詳述すると、p型不純物を含有すること同様に、第1の障壁層が実質的にn型不純物を含有しないことも上記作用を生み出す上で重要な要因となる。これは、n型不純物を含有しないことで、上述のp型不純物を有する場合と同様の効果が期待できる。これは、第1の障壁層がn型不純物を含まないことから、活性層内におけるp型層界面付近若しくは第1の障壁層付近で、p型層から活性層へ、若しくは最もp側の井戸層へのキャリアの注入を多く、且つ効率的にすることが可能となり、上述と同様に素子特性が向上する。逆に、第1の障壁層に実質的にn型不純物を含まないようにすることが、素子特性の向上につながるものであり、更に好ましくはn型不純物を実質的に含まず且つp型不純物を含むようにすることで、上述した効果が顕著なものとなる。また、第2の障壁層には、p型不純物をアンドープで成長させること、若しくはp型不純物を実質的に含まないようにすることが好ましい。

【0052】本発明の第1の実施形態において、第1の障壁層の膜厚を第2の障壁層の膜厚よりも大きくすることで、素子寿命の向上が可能となる。これは、後述する第1のp型窒化物半導体層との関係に加えて、高出力での駆動において、p型のキャリアが多く存在する第1の障壁層として広い空間が設けられることで、高出力でも安定したキャリアの注入・再結合が可能となる。逆に、第2の障壁層が第1の障壁層よりも膜厚が小さいことで、n型層側から活性層内の各井戸層までの距離を相対的に近づけることとなり、各井戸層へのn型層側からのキャリアの注入が促進される。この時、第2の障壁層が1層以上、好ましくは第1の障壁層を除く全ての障壁層を第2の障壁層とすることで、n型層から全ての井戸層の距離が相対的に小さくでき、n型層からのキャリアの注入が効率的なものとなる。

【0053】＜第2の実施形態＞本発明の第2の実施形態としては、前記活性層がL個（ $L \geq 2$ ）の前記障壁層を有し、前記n型窒化物半導体層に最も近い位置に配置された障壁層を障壁層 B_1 、該障壁層 B_1 から前記p型窒化物半導体層に向かって数えてi番目（ $i = 1, 2, 3, \dots, L$ ）の障壁層を障壁層 B_i 、とした時に、 $i = 1$ から $i = n$ （ $1 < n < L$ ）までの障壁層 B_i がn型不純物を有し、 $i = L$ の障壁層 B_i がp型不純物を有することを特徴とする。ここで、障壁層 B_L が第1の実施形態における第1の障壁層に当たり、最もp側の障壁層であり、この障壁層 B_L による作用は、第1の実施形態と同様である。従って、第2の実施形態における障壁層

B_L は、少なくとも p 型不純物を有することであり、更に好ましくは n 型不純物を実質的に含有しないことで、障壁層 B_L には優先的に p 型のキャリアが注入され、効率的なキャリア注入を可能とする。また、 $i = 1$ から $i = n$ までの障壁層 B_i には、n 型不純物を有することで、n 型層側から近い順に n 個の障壁層に n 型不純物がドーパされることとなりキャリア濃度が高まるため、n 型層から活性層内部へキャリアが円滑に注入されることとなり、結果としてキャリアの注入・再結合が促進され、素子特性が向上する。この時、井戸層はアンドープ、n 型不純物をドーパしても、どちらでも良い。特に、大電流で素子（高出力の LD、LED など）を駆動させた場合は、上述したように井戸層がアンドープで、実質的に n 型不純物を含有しないことで、井戸層でのキャリアの再結合が促進され、素子特性、素子信頼性に富む窒化物半導体素子となる。

【0054】ここで、第2の実施形態における n は、少なくとも条件式 $0 < n < L$ を満たすことが必要であり、好ましくは $n_0 < n < L$ 、 $n_0 = L/2$ （但し、 n_0 は小数点以下を切り捨てた整数）の条件を満たすことである。これは、活性層内の障壁層の総数のほぼ半分以上に n 型不純物が含有されることで、n 型層からのキャリアが活性層の奥深く（p 型層側）まで効率的な注入が可能となるからであり、特に活性層中の井戸層の数が 3 以上、若しくは活性層内部の積層数が 7 以上、である多重量子井戸構造の場合に有利に働く。具体的には、図 2、3 において、障壁層 2a、2b を障壁層 B_i として n 型不純物をドーパし、障壁層 2c（図 2）若しくは障壁層 2d（図 3）を障壁層 B_L として p 型不純物をドーパし、障壁層 B_i と B_L に挟まれる他の障壁層をアンドープとして、活性層を構成する。

【0055】また、第2の実施形態において、障壁層 B_L の膜厚が障壁層 B_i （ $i \neq L$ ）の膜厚よりも大きいことで、上述したように、多量のキャリアを安定して井戸層に注入する必要がある高出力の素子において、p 型層に最も近く（p 型層からのキャリア注入口付近）、p 型のキャリアが多く存在する障壁層 B_L が広い空間を有することで、安定して多量のキャリアを p 型層から井戸層へ注入することができ、素子信頼性、素子寿命が向上する。

【0056】＜第3の実施形態＞本発明の第3の実施形態としては、前記活性層内の最も外側の層として、p 型窒化物半導体層に近い位置に配置された第1の p 側障壁層と、前記 n 型窒化物半導体層に近い位置に配置された第2の n 側障壁層と、を有すると共に、第1の p 側障壁層が p 型不純物を有し、第2の n 側障壁層が n 型不純物を有することを特徴とする。この構成は、具体的には、図 3 に示すように、活性層が最も外側の第1の p 側障壁層 2a、第2の n 側障壁層 2d に挟まれて、井戸層 1、障壁層 2b、2c が設けられた構造となる。活性層内で

最も p 側の層として、第1の p 側障壁層が設けられることで、上述したように、p 型層からの効率的なキャリアの注入を可能とし、また活性層内で最も n 側の層として、第2の n 側障壁層が設けられることで、n 型層からのキャリアの注入を良好なものとする。その結果として、活性層内へ p 型層、n 型層からの効率的なキャリアの注入・再結合を可能とし、高出力の素子でも、高い素子信頼性、及び素子寿命の向上が可能となる。この時、好ましくは、図 3 に示すように、第1の p 側障壁層 2d、第2の n 側障壁層 2a に接して、p 型層、n 型層が設けられることであり、これにより、直接的に活性層に p 型層、n 型層が接続され、より良好なキャリアの注入が実現される。この時、第1の p 側障壁層、第2の n 側障壁層に挟まれた障壁層、例えば図 3 における障壁層 2b、2c、としては、特に限定されるものではないが、上述したように好ましくは n 型不純物がドーパされることであり、これにより、n 型層からのキャリアの注入が効率よくなされ、素子信頼性が向上する。

【0057】また、前記第1の p 側障壁層の膜厚が前記第2の n 側障壁層の膜厚とほぼ同じであることにより、図 5、7 に示すように、活性層の最も外側の層がほぼ対称な障壁層が設けられることとなり、素子のばらつきを防ぎ、歩留まりが向上する。これは、詳しいことは明らかではないが、p 型層、n 型層のキャリアの注入口となる第1の p 側障壁層、第2の n 側障壁層が対称となることで、活性層の層構成において対称性が増し、このことにより、しきい値電流の低下、安定した素子寿命を得ることが可能となると考えられる。

【0058】更に、第3の実施形態において、活性層が 2 以上の井戸層を有し、該井戸層と井戸層との間に第3の障壁層を有すると共に、前記第3の障壁層の膜厚が、前記第1の p 側障壁層及び前記第2の n 側障壁層の膜厚よりも小さいことで、更に素子特性の向上が可能となる。これは、活性層の最も外側に配された第2の n 側障壁層、第1の p 側障壁層は、それぞれ n 型層、p 型層からのキャリアの注入口となり、他の障壁層よりも大きな膜厚であることから、多量のキャリアを保持しうる広い空間が確保され、大電流でも安定した素子の駆動を可能とする。一方、第3の障壁層は、井戸層に挟まれているため、キャリアが各井戸層に注入されるように設けられ、井戸層の間を連絡できれば足りるため、外側の障壁層のように厚膜で設ける必要がない。加えて、活性層内で、外側に厚膜の障壁層、活性層中央部で薄膜の障壁層という構成となり、外側の障壁層でもって p 型層、n 型層からのキャリアの注入し、n 型層、p 型層からみて反対側に位置し、第3の障壁層よりも厚膜の第1の p 側障壁層、第2の n 側障壁層でもって強固な障壁として機能し、各井戸層へのキャリアの注入・発光再結合が促進される。また、第3の障壁層が、外側の障壁層よりも薄く設けられることで、活性層全体の膜厚を低く抑えること

が可能となり、 V_f 、しきい値電流密度の低下に寄与するものとなる。

【0059】以上、説明してきたように、第1～3の実施形態において、共通する構成として、以下のようになる。

【0060】第1～3の実施形態において、活性層内部で最もp型層側に配置された障壁層（第1の障壁層、障壁層 B_L 、第1のp側障壁層）が、実質的にn型不純物を含有しないことで、活性層内へのキャリアの注入が促進され、優れた素子寿命、高出力の窒化物半導体素子が得られ、さらにp型不純物を含有することで、多量のキャリアであっても効率よく注入・発光再結合され、高出力で、長寿命の窒化物半導体素子が得られる。この時、最もp型層側の障壁層がp型不純物を有するときには、n型不純物をノンドープとするか、n型不純物をアンドープで成長させて実質的にn型不純物を含まない状態とすることが好ましい。これは、最もp型層側の障壁層がp型不純物を有している場合に、n型不純物を有すると、p型層からのキャリアの注入が阻害される傾向にあり、多量のキャリアを効率的に注入する効果が弱まり、結果として素子寿命、出力特性を低下させることになるからである。

【0061】＜第4の実施形態：レーザ素子＞本発明の窒化物半導体素子において、レーザ素子の実施形態としては、活性層を、p型窒化物半導体層、n型窒化物半導体層内のn型クラッド層とp型クラッド層とで挟み込む構造を少なくとも有するものとなる。また、実施例で示すように、クラッド層と活性層との間に、活性層を挟む光ガイド層を設けても良い。

【0062】ここで、n型クラッド層、p型クラッド層としては、Alを含む窒化物半導体を用いられ、具体的には $Al_bGa_{1-b}N$ ($0 < b < 1$) が好適に用いられる。

【0063】本発明において、光ガイド層の組成としては、特に限定されるものではなく、窒化物半導体からなり、導波路形成に十分なエネルギーバンドギャップを有していれば良く、単一の膜、多層膜のどちらでも良い。例えば、波長370～470nmではGa_{0.5}Nを用い、それよりも長波長ではInGa_{0.5}N/GaNの多層膜構造を用いることで導波路の屈折率を大きくでき、このように上述した様々な窒化物半導体、InGa_{0.5}N、Ga_{0.5}N、AlGa_{0.5}Nなどを用いることができる。また、ガイド層、クラッド層は、超格子多層膜とすることもできる。

【0064】（電子閉込め層：第1のp型窒化物半導体層）本発明において、p型窒化物半導体層として、特にレーザ素子において、第1のp型窒化物半導体層を設けることが好ましい。この第1のp型窒化物半導体層としては、Alを含む窒化物半導体を用いるものであり、具体的には $Al_aGa_{1-a}N$ ($0 < a < 1$) を用いる。この時、Al混晶比 α としては、レーザ素子に用いる場

合には電子閉込め層として機能するように、活性層より十分に大きなバンドギャップエネルギーを有する（オフセットをとる）必要があり、少なくとも $0.1 \leq \alpha < 1$ の範囲とすることであり、好ましくは $0.2 \leq \alpha < 0.5$ の範囲とすることである。なぜなら、 α が0.1以下であるとレーザ素子において、十分な電子閉込め層として機能せず、0.2以上であると十分に電子閉込め（キャリアの閉込め）がなされ、キャリアのオーバーフローを抑えて、加えて0.5以下であるとクラックの発生を低く抑えて成長させることができ、更に好ましくは α を0.35以下とすることで良好な結晶性で成長できる。この時、Al混晶比は、p型クラッド層よりも大きくすることであり、これはキャリアの閉込めには光の閉込めとなるクラッド層より高い混晶比の窒化物半導体が必要となるからである。この第1のp型窒化物半導体層は、本発明の窒化物半導体素子に用いることができ、特にレーザ素子のように、大電流で駆動させ、多量のキャリアを活性層内に注入する場合において、第1のp型窒化物半導体層を有していない場合に比べて、効果的なキャリアの閉込めを可能とし、レーザ素子だけでなく、高出力のLEDにも用いることができる。

【0065】本発明の第1のp型窒化物半導体層の膜厚としては、少なくとも1000Å以下とすることであり、好ましくは400Å以下とすることである。これは、Alを含む窒化物半導体は、他の窒化物半導体（Alを含まない）に比べて、バルク抵抗が大きいいため、1000Åを超えて素子内に設けると、極めて高抵抗な層となり、順方向電圧 V_f の大幅な増加を招くこととなるためであり、400Å以下であると V_f の上昇を低く抑えることが可能で、更に好ましくは200Å以下とすることで更に低く抑えることが可能となる。ここで、第1のp型窒化物半導体層の膜厚の下限としては、少なくとも10Å以上、好ましくは50Å以上とすることで、電子閉込めとして良好に機能する。

【0066】また、レーザ素子において、この第1のp型窒化物半導体は、電子閉込め層として機能させるため、活性層とクラッド層との間に設けるものであり、更にガイド層を有する場合には、ガイド層と活性層との間に設けることである。この時、活性層と第1のp型窒化物半導体との距離は、少なくとも1000Å以下とすることでキャリアの閉込めとして機能し、好ましくは500Å以下とすることで良好なキャリアの閉込めが可能となる。すなわち、第1のp型窒化物半導体層は活性層に近いほどキャリアの閉込めが効果的に機能し、その上レーザ素子において活性層と第1のp型窒化物半導体層との間には、殆どの場合、特に他の層を必要とすることがないため、通常は活性層に接して第1のp型窒化物半導体層を設けうることが最も好ましい。この時、量子井戸構造の活性層内で最もp型窒化物半導体層側に位置する層と、第1のp型窒化物半導体層と、を接して設けると

結晶性が悪化する場合に、それを避けるため結晶成長におけるバッファ層を両者の間に設けることも可能である。例えば、活性層の最も p 側の層を InGa_{0.5}N、AlGa_{0.5}N の第 1 の p 型窒化物半導体層との間に、Ga_{0.5}N からなるバッファ層を設けること、又は第 1 の p 型窒化物半導体層よりも低い Al 混晶比の Al を含む窒化物半導体からなるバッファ層、などがある。

【0067】ここで、第 1 の p 型窒化物半導体層と活性層との位置関係、特に井戸層との距離は、レーザ素子のしきい値電流密度、素子寿命を決定する重要な要素となり、具体的には、第 1 の p 型窒化物半導体層が活性層に近いほどしきい値電流密度を低下させれるが、近くなるほど素子寿命が低下させるものとなる。これは、上述したように、第 1 の p 型窒化物半導体層が他の層に比べて極めて高い抵抗を有する層であるため、素子駆動時において発熱量の大きなものとなり、すなわち素子内において高温を呈しているものと考えられ、これが熱に弱い活性層、井戸層に悪影響を及ぼし素子寿命を大きく低下させているものと考えられる。一方で、上述したように、キャリアの閉込めを担う第 1 の p 型窒化物半導体層は、活性層、特に井戸層に近づくほどキャリアの閉込めが効果的になるため、活性層から離れるとその効果が弱まる。

【0068】従って、素子寿命の低下を抑えるために、図 8 (a) に示すように、井戸層 1 b から第 1 の p 型窒化物半導体層 2 8 の距離 d_B を少なくとも 100 Å 以上とすることであり、好ましくは 120 Å 以上とすることであり、更に好ましくは 140 Å 以上とすることである。なぜなら、井戸層と第 1 の p 型窒化物半導体層との距離 d_B が 100 Å より短いと、素子寿命が急激に低下する傾向が観られるためであり、120 Å 以上であると素子寿命の大幅な向上が可能であり、150 Å 以上であると更に素子寿命が向上する傾向にあるが、しきい値電流密度は徐々に高くなる傾向が観られ始める。更に、その距離が 200 Å より大きくなると、しきい値電流密度の明らかな上昇傾向が観られ、400 Å より大きいとしきい値電流密度の急激な上昇が起こる傾向にあるため、上記距離の上限としては、400 Å 以下、好ましくは 200 Å 以下とすることである。これは、第 1 の p 型窒化物半導体層が井戸層から離れることで、キャリア閉込めの効率が低下し、これが主な原因となってしきい値電流密度が上昇するもの、また発光効率の低下を招くものと考えられる。

【0069】ここで、距離の基準となる井戸層は、図 8 において、活性層内で最も p 型層 13 側の障壁層 2 c に隣接して、n 型層側に配置された井戸層 1 b である。量子井戸構造の活性層において、活性層に接して第 1 の p 型窒化物半導体層が設けられる場合に、図 8 (a) に示すように最も p 型層側の障壁層 2 c に接して第 1 の p 型窒化物半導体層 2 8 が設けられるときと、図 8 (b) に

示すように最も p 型層 13 側の障壁層 2 c と第 1 の p 型窒化物半導体層 2 8 との間に井戸層 4 を有するときがある。最も p 型層 13 側の障壁層 2 c と第 1 の p 型窒化物半導体層 2 8 との間に井戸層 4 を有する場合には、この井戸層 4 がかえって p 型層 13 に近づきすぎ、p 型層から注入されたキャリアの殆どが井戸層 4 を通り抜け、この井戸層 4 での発光再結合が起こらず、井戸層として機能しないものとなる。この時、最も p 型層側の障壁層 2 c が p 型不純物を有する場合、この障壁層 2 c よりも n 型層側に位置する井戸層 1 a、1 b へのキャリアの注入が良好となる一方で、上述したようなこの障壁層 2 c よりも p 型層側に位置する井戸層 4 をキャリアが通過して、発光再結合に寄与しない傾向が益々強まり、井戸層としての機能を急激に失うものとなる。このため、図 8 (b) に示す井戸層 4 と第 1 の p 型窒化物半導体層との間には、上述したような距離による特性の変化がなく、前記井戸層との距離 d_B は、最も p 型層側の障壁層よりも p 型層側に位置する前記井戸層 1 c に関係なく、最も p 型層側の障壁層よりも n 型層側に位置する井戸層との距離となり、逆にこのような活性層内で最も p 型層側の層となる井戸層を有していても、上述したような距離 d_B による特性の変化がみられる。また、このような最も p 型層側の障壁層よりも p 型層側に配置された井戸層は、井戸層として十分に機能しないばかりでなく、この井戸層を有していない場合に比べて、素子寿命などの素子特性が悪化する傾向にあるため、好ましくはこのような井戸層を有せずに、活性層内で最も p 型層側に配置される層を、障壁層とすること、すなわち、図 8 (b) よりも図 8 (c) の構成とすることである。

【0070】また、最も p 型層側の障壁層 2 c と第 1 の p 型窒化物半導体層 2 8 とが接して設けられる場合には、上記井戸層と第 1 の p 型窒化物半導体層との間に障壁層 2 c (最も p 型層側の障壁層) を設けてこの障壁層の膜厚をもって上記距離 d_B を決定することができる。従って、最も p 型層側の障壁層 (上述の第 1 の障壁層、障壁層 B_L、第 1 の p 側障壁層) の膜厚は、窒化物半導体の素子特性を決定する重要な要素となる。加えて、レーザ素子においてしきい値電流密度の上昇は、上述したキャリアの閉込めが主な原因であるから、上述した活性層と第 1 の p 型窒化物半導体層との関係がここでも適用される。

【0071】本発明の第 1 の p 型窒化物半導体には、通常 p 型不純物がドーピングされ、レーザ素子、ハイパワー LED などの大電流で駆動させる場合には、キャリアの移動度を高めるため、高濃度でドーピングする。具体的なドーピング量としては、少なくとも $5 \times 10^{16} / \text{cm}^3$ 以上ドーピングすることで、好ましくは $1 \times 10^{18} / \text{cm}^3$ 以上ドーピングすることであり、前記大電流駆動の素子にあっては、 $1 \times 10^{18} / \text{cm}^3$ 以上、好ましくは $1 \times 10^{19} / \text{cm}^3$ 以上ドーピングすることである。p 型不純物量

の上限は特に限定されないが、 $1 \times 10^{21} / \text{cm}^3$ 以下とすることである。但し、p型不純物量が多くなると、バルク抵抗が大きくなる傾向にあり、結果としてV_fが上昇することになるため、これを回避する場合に好ましくは、必要なキャリア移動度を確保しうる最低限のp型不純物濃度とすることである。また、Mgなどの拡散傾向が強いp型不純物を用いる場合には、第1のp型窒化物半導体層をアンドープで成長させて、その隣接層、例えば光ガイド層などからの不純物拡散によりドーピングすることもできる。さらに、第1のp型窒化物半導体層をアンドープで成長させ、隣接層、若しくはp型不純物拡散領域外にp型不純物ドーピング層が存在し、第1のp型窒化物半導体層に不純物拡散がないような場合において、ノンドーピングとしても、上述したようにキャリアが適度にトンネルできる膜厚とすれば、ノンドーピングで設けることもできる。

【0072】以上に加えて、本発明のレーザ素子において、第1のp型窒化物半導体層に接してp型光ガイド層を設ける場合に、p型不純物を第1のp型窒化物半導体層からの拡散によりドーピングすると良好な光ガイド層となる。これは、ガイド層内のp型不純物は、光の導波において光散乱物質となるため、導電性を確保しうる範囲内で、できるだけ低濃度で不純物を有することが、結果として素子特性の向上につながり好ましいことによる。しかしながら、p型光ガイド層の成長時にp型不純物をドーピングする方法では、前記光の損失を低く抑えられる低濃度領域で、不純物ドーピングを制御することが困難な傾向にあることが問題となる。なぜなら、窒化物半導体素子は、一般にn型層／活性層／p型層の順に積層された構造を有するが、この構造で成長させると活性層中のInGa_xN_{1-x}などのため、その後に続く層の成長においてInの分解などを防ぐ必要があり、p型層の成長温度を700～900℃程度の低温で成長させる方法が一般的に用いられるが、低温であるが故に、不純物ドーピング量の制御性に乏しくなる。また、p型不純物として、一般的にMgが用いられるが、比較的ドーピング量の制御が困難であることもあり、成長時に前記低濃度領域で不純物をドーピングすると素子特性のばらつきを生み出す原因となる。

【0073】従って、第1のp型窒化物半導体層は、光ガイド層へのp型不純物拡散を考慮に入れて、第1のp型窒化物半導体層の成長時に高濃度で不純物をドーピングすることで、不純物供給層としての役割を負うことが、好ましい。さらには、上述した各実施形態において、第1のp型窒化物半導体層に接する障壁層（前記第1の障壁層、障壁層B_L、第1のp側障壁層）に、p型不純物をドーピングする場合にも同様に、不純物を供給する層として機能させることが可能となる。

【0074】本発明のレーザ素子では、実施例に示すように、リッジを設けた後、リッジ側面に埋込層となる絶縁膜を形成する。この時、埋込層としては、ここで、第

2の保護膜の材料としてはSiO₂以外の材料、好ましくはTi、V、Zr、Nb、Hf、Taよりなる群から選択された少なくとも一種の元素を含む酸化物、SiN、BN、SiC、AlNの内の少なくとも一種で形成することが望ましく、その中でもZr、Hfの酸化物、BN、SiCを用いることが特に好ましい。更に、埋込層として、半絶縁性、i型の窒化物半導体、リッジ部とは逆の導電型、実施例においてはn型、の窒化物半導体、電流狭窄層とするにはAlGa_xNなどのAlを含む窒化物半導体、等を用いることができる。また、エッチングなどによりリッジを設けずに、B、Alなどのイオンを注入して、非注入領域をストライプ状として、電流が流れる領域とする構造をとることもできる。この時用いられる窒化物半導体としては、In_xAl_{1-y}Ga_{1-x-y}N（ $0 \leq x \leq 1$ 、 $0 \leq y \leq 1$ 、 $x+y=1$ ）で表される窒化物半導体を好ましく用いることができ

る。また、本発明の第1のp型窒化物半導体層は、上述したようにキャリア閉込めとして機能するものであり、実施例に示すように、発光素子においては、光閉込めのクラッド層を必要とせず、キャリア閉込めのクラッド層だけを設ける場合にも、第1のp型窒化物半導体層をクラッド層として適用できる。更に、この第1のp型窒化物半導体層は、活性層内に電子を閉じ込めるために、活性層との間に、バンドオフセットをとること、すなわち、バンドギャップエネルギーを活性層よりも大きくして、両者の間に電位障壁を設けることであるが、SCH構造のレーザ素子においては、ガイド層よりも大きなバンドギャップエネルギーとすることが好ましい。また、バンドギャップエネルギーの異なる2層以上の層からなるクラッド層を設ける場合には、クラッド層内で第1のp型窒化物半導体層を活性層側に配置し、好ましくは、他の層よりもバンドギャップエネルギーを大きくして設ける。具体的には、バンドギャップエネルギーの大きな第1のp型窒化物半導体層を第1クラッド層とし、それよりバンドギャップエネルギーの小さい第2クラッド層を第1クラッド層よりも活性層から遠くに配置する構造とでき、例えば実施例1においてガイド層を除いた構造となる。以上説明したように、第1のp型窒化物半導体層を基に、上記第1の障壁層（最もp側の障壁層）を考えると、図8に示すようなバンド構造において、キャリア閉込めを担う第1のp型窒化物半導体層により活性層へのキャリア閉込めが決定されることでは、本発明において、第1のp型窒化物半導体層に接する位置から活性層とすることができ。すなわち、最もp側の障壁層が他の障壁層と異なる機能を有する場合において、上述したように、キャリア閉込めの第1のp型窒化物半導体層と密接な関係を有することから、第1のp型窒化物半導体層に接する界面から活性層として考えることができる。このように、第1のp型窒化物半導体層に接する位置から活性層であることを考慮すると、第1の障壁層と

第1のp型窒化物半導体層との間に、例えば図8(b)に示すような井戸層4のように、何らかの層が介在する場合においても、本発明の第1の障壁層、最もp側の障壁層による上述した効果を奏することができるものとなる。具体的には、図8(b)に示す形態の他に、第1の障壁層と第1のp型窒化物半導体層との間に、これらの中間のバンドギャップエネルギーを有する層を介しても良いこととなる。更にまた、上述したように、第1の障壁層、最もp側の障壁層は、他の障壁層、例えば井戸層に挟まれた障壁層とその機能が大きく異なることから、異なる組成、バンドギャップエネルギーとすることも可能である。

【0075】また、リッジ幅としては、 $1\mu\text{m}$ 以上 $3\mu\text{m}$ 以下、好ましくは $1.5\mu\text{m}$ 以上 $2\mu\text{m}$ 以下とすることで、光ディスクシステムの光源として、優れたスポット形状、ビーム形状のレーザ光が得られる。また、本発明のレーザ素子は、リッジ構造の屈折率導波型に限定されず、利得導波型でも良く、リッジにおいて、リッジ側面を再成長により埋め込んだBH構造、若しくはリッジを再成長により埋め込む構造であっても良く、電流狭窄層を設けた構造であっても良く、上記活性層は、あらゆるレーザ素子構造にも有効である。

【0076】<第4の実施形態>以上に説明した窒化物半導体素子において、第4の実施形態では、量子井戸構造の活性層を、A1を含む窒化物半導体を有する上部クラッド層と、A1を含む窒化物半導体を有する下部クラッド層とで挟むレーザ素子構造を有する窒化物半導体素子で、前記上部クラッド層、下部クラッド層のA1平均混晶比 x が、 $0 < x \leq 0.05$ であることを特徴とする。これは、クラッド層のA1混晶比を0.05以下として、上部クラッド層、下部クラッド層で挟まれる光導波路の閉込めを緩めて、活性層の障壁層、井戸層の膜厚比を上記範囲として、自励発振を抑えながら、出力特性、素子寿命を向上させることが可能となる。これは、A1混晶比を下げることで、クラッド層における屈折率差を低下させ、これにより光導波路内の光分布を広げることができ、高出力でも自励発振を防止できるレーザ素子となり、 $5 \sim 100\text{mW}$ の出力で連続発振可能で、光ディスクシステムの読取り、書込光源に適した素子特性のレーザ素子が得られる。この時、好ましくは、図3、4、6、7に示すように、前記上部、下部クラッド層と活性層との間に光ガイド層を有することで、クラッド層における屈折率差を小さくして光分布を広げても、ガイド層内に光が多く分布し、光の漏れによる損失を低く抑えることができる。

【0077】また、活性層において、井戸層が 40\AA 以上の厚膜で、膜厚の比 R_t が $1/3$ 以上1以下の範囲にある場合には、上述の第1～4の実施形態、第5の実施形態においても、素子特性の向上が可能となる。これについても、どのように作用して素子特性が向上するかは

不明であるが、従来、井戸層よりも十分に厚い障壁層を設けることで、井戸層での発光再結合の確率を高める構造が用いられてきた。しかし、前記活性層では、井戸層を 40\AA 以上と厚くして、更に、井戸層に比較して障壁層を薄くする構成とすることで、井戸層が厚いことにより発光再結合の領域が増し、井戸層間に設けられる障壁層が薄くなることで、各井戸層にまんべんなく、キャリアが注入され、発光再結合する確率が高まる。更に高出力の素子では、大電流で駆動されるため、多量のキャリアが井戸層に注入されるが、井戸層が厚いことで、発光再結合する領域を広くでき、障壁層が薄いことで障壁層を飛び越えて各井戸層に、均一に注入される傾向にある。

【0078】この時、井戸層の膜厚が 40\AA 以上で、井戸層と障壁層の膜厚の比 R_t ($R_t = [\text{井戸層の膜厚}] / [\text{障壁層の膜厚}]$) が $1/3$ 以上1以下の範囲であると、光ディスクシステムの光源として優れた特性のレーザ素子が得られる。これは、井戸層の膜厚を 40\AA 以上とすることで、図12に示すように、素子寿命に優れた素子となり、前記範囲にあることで、 R_{IN} (相対雑音強度) を低く抑えられる傾向にあるからである。更に好ましくは、井戸層の膜厚を 50\AA 以上とすることで、さらなる素子寿命の向上が可能となる。また、 R_t が1以上の場合には、 R_{IN} は大きくなるものの、素子寿命が長く、出力の大きなレーザ素子が得られるため、光ディスクシステム以外の応用が可能である。以上において、障壁層の膜厚は、 40\AA 以上とすることで、図13に示すように、素子寿命に優れたレーザ素子が得られるため、好ましい。

【0079】<第5の実施形態：井戸層の数>以上、説明した第1～4の実施形態において、活性層中の井戸層の数を1以上3以下とすること、大電流における素子駆動でも、良好な素子特性の窒化物半導体素子が得られる。これは、従来、活性層中の井戸層の数として、4～6程度のものを用いていたが、井戸層の数が多くすると、キャリアの再結合の確率を高めることができる反面、障壁層の数を含めると必然的に活性層全体の膜厚が大きくなり、 V_f が大きくなる傾向にある。さらに、井戸層の数を多くしても、それほどキャリアの再結合の確率が高くないことが実験した結果、明らかになり、特にLDのように大電流、高電流密度で駆動させる素子の場合には、特にその傾向が顕著になる。例えば、LDの場合では、多重量子井戸構造で、井戸層数を変化させると、井戸層の数が減ることで、しきい値電流が下がる傾向にあり、井戸層の数を6から4となる間に急激に減少し、更に4から3の間でなだらかに減少し、そして井戸層の数が2若しくは3のところで極小値をとり、1の場合、すなわち、単一量子井戸構造では2、3の場合より少し高くなるか、2と3の間の値をとるものとなる傾向がある。また、高出力のLEDについても、同様な傾

向が観られる。

【0080】ここで、各図について以下に説明する。図2、3は、本発明の一実施形態に係る模式断面図であり、特にレーザ素子構造において、活性層12がn型層11とp型層13とで挟み込まれる構造を示すものである。図2は、活性層12が上部クラッド層30と下部クラッド層25で挟まれ、活性層12と上部クラッド層30との間に電子閉込め層である第1のp型窒化物半導体層28を有し、活性層12の量子井戸構造は、障壁層2a/井戸層1aを一對として繰り返し積層され、最後に障壁層2cが設けられた構造を有している。図3は、図2に比して異なる点は、上部、下部クラッド層30、25と活性層12との間に上部、下部光ガイド層29、26を有するものである。図4～8、10は、活性層12若しくは活性層周辺の積層構造20と、その積層構造20の下に、それに対応したエネルギーバンドギャップ21を示すものである。図4、6は活性層の量子井戸構造が膜厚において非対称な構造を有するものであり、それとは逆に図5、7は対称な構造を有するものであり、図4、5は活性層内の井戸層の数が3であり、図6、7は2であり、図5は光ガイド層を含まず、図4、7、8は光ガイド層を有する構造である。図8は、活性層12とp型層13が積層された構造で、p型層13内の第1のp型窒化物半導体層28と活性層、最もp型層側に配置された障壁層2c、及びその障壁層2cよりもn型層に近い側に配置された井戸層1bとの関係を示すものである。

<第6の実施形態>本発明において、第6の実施形態は、DVD、CDなどの光ディスクシステムの光源に適した高速応答特性、RINとなるレーザ素子を得ることができる。具体的には、量子井戸構造の活性層において、第1の障壁層（最もp側の障壁層）と、第2の障壁層とを有する場合に、第2の障壁層と井戸層との膜厚比 R_t を、 $0.5 \leq R_t \leq 3$ の範囲とすることである。この時第1の障壁層（最もp側の障壁層）と第2の障壁層は、上記実施形態と同様である。特に、この膜厚比において、第2の障壁層は、MQWにおいては井戸層に挟まれた障壁層、すなわち、井戸層間の距離とすることが重要である。上述したように、最もp側の障壁層と他の障壁層とで異なる機能を有することから、上記応答特性、RINに影響する障壁層は、前記最もp側の障壁層（第1の障壁層）以外の障壁層が重要であり、特にMQWにおいて、井戸層に挟まれた障壁層と、井戸層の膜厚比が上記特性に大きく影響を及ぼすものとなる。膜厚比 R_t が、上記範囲にあると、光ディスクシステムの光源に優れたレーザ素子となり、0.5未満であると、障壁層の膜厚が井戸層に比して大きくなりすぎ、特に応答特性が悪化する傾向にあり、また3を超えると、特にRINに悪影響を及ぼし、高周波重畳下において雑音の大きな光源となる傾向にある。好ましくは、 $0.8 \leq R_t \leq 2$

することで、上記各特性に優れたレーザ素子となる。また、この時、井戸層の膜厚 d_w は、それぞれ $40 \text{ \AA} \leq d_w \leq 100 \text{ \AA}$ が好ましい。なぜなら、図12からわかるように、上記各実施形態において、井戸層が厚膜になるほど良好な素子寿命が実現されるからであり、一方で、膜厚が 100 \AA を超えると、応答特性、RINの悪化が大きくなり、光ディスクシステムの光源に適さないものとなる傾向にある。また、好ましくは、 $60 \text{ \AA} \leq d_w \leq 80 \text{ \AA}$ とすることである。これは、素子寿命の別の評価である劣化速度での評価において、井戸層の膜厚が大きくなると劣化速度が低下する傾向にあるが、 60 \AA 以上 80 \AA 以下の領域で井戸層の膜厚を大きくすると、急激な低下が観られ、 80 \AA を超える領域ではなだらかな低下となる傾向にあるためである。また、障壁層（第2の障壁層）の膜厚 d_b としては、図13の膜厚と素子寿命との関係から、 40 \AA 以上とすることで、優れた素子寿命のレーザ素子とできる。この実施形態は、上記1～5の実施形態と組み合わせて適用すると好ましい。また、上記第2の障壁層は、図6、7に示す形態において、少なくとも活性長中の障壁層であって、上記最もp側の障壁層（第1の障壁層）2c以外の障壁層のいずれかに適用することであり、好ましくは上述したように、井戸層に挟まれた障壁層2bに適用することであり、更に好ましくは、上記最もp側の障壁層を除く、全ての障壁層に適用することが、上記特性の向上につながり好ましい。

【0081】

【実施例】[実施例1] 以下、実施例として、図8に示すようなレーザ素子構造の窒化物半導体を用いたレーザ素子について、説明する。

【0082】ここで、本実施例では、GaN基板を用いているが、基板として窒化物半導体と異なる異種基板を用いても良い。異種基板としては、例えば、C面、R面、及びA面のいずれかを主面とするサファイア、スピネル（ MgAl_2O_4 のような絶縁性基板、SiC（6H、4H、3Cを含む）、ZnS、ZnO、GaAs、Si、及び窒化物半導体と格子整合する酸化物基板等、窒化物半導体を成長させることが可能で従来から知られており、窒化物半導体と異なる基板材料を用いることができる。好ましい異種基板としては、サファイア、スピネルが挙げられる。また、異種基板は、オフアングルしていてもよく、この場合ステップ状にオフアングルしたものをを用いると窒化ガリウムからなる下地層の成長が結晶性よく成長させるため好ましい。更に、異種基板を用いる場合には、異種基板上に素子構造形成前の下地層となる窒化物半導体を成長させた後、異種基板を研磨などの方法により除去して、窒化物半導体の単体基板として素子構造を形成してもよく、また、素子構造形成後に、異種基板を除去する方法でも良い。

【0083】異種基板を用いる場合には、バッファ層（低温成長層）、窒化物半導体（好ましくはGaN）か

らなる下地層を介して、素子構造を形成すること、窒化物半導体の成長が良好なものとなる。また、異種基板上に設ける下地層（成長基板）として、その他に、ELOG (Epitaxially Laterally Overgrowth) 成長させた窒化物半導体を用いると結晶性が良好な成長基板が得られる。ELOG 成長層の具体例としては、異種基板上に、窒化物半導体層を成長させ、その表面に窒化物半導体の成長が困難な保護膜を設けるなどして形成したマスク領域と、窒化物半導体を成長させる非マスク領域を、ストライプ状に設け、その非マスク領域から窒化物半導体を成長させることで、膜厚方向への成長に加えて、横方向への成長が成されることにより、マスク領域にも窒化物半導体が成長して成膜された層などがある。その他の形態では、異種基板上に成長させた窒化物半導体層に開口部を設け、その開口部側面から横方向への成長がなされて、成膜される層でもよい。

【0084】（基板101） 基板として、異種基板上に成長させた窒化物半導体、本実施例ではGaN、を厚膜（100 μ m）で成長させた後、異種基板を除去して、80 μ mのGaNからなる窒化物半導体基板を用いる。基板の詳しい形成方法は、以下の通りである。2インチ ϕ 、C面を主面とするサファイアよりなる異種基板をMOVPE反応容器内にセットし、温度を500 $^{\circ}$ Cにして、トリメチルガリウム（TMG）、アンモニア（NH₃）を用い、GaNよりなるバッファ層を200 \AA の膜厚で成長させ、その後、温度を上げて、アンドープのGaNを1.5 μ mの膜厚で成長させて、下地層とする。次に、下地層表面にストライプ状のマスクを複数形成して、マスク開口部（窓部）から窒化物半導体、本実施例ではGaNを選択成長させて、横方向の成長を伴った成長（ELOG）により成膜された窒化物半導体層を、さらに厚膜で成長させて、異種基板、バッファ層、下地層を除去して、窒化物半導体基板を得る。この時、選択成長時のマスクは、SiO₂ からなり、マスク幅15 μ m、開口部（窓部）幅5 μ mとする。

【0085】（バッファ層102） 窒化物半導体基板の上に、バッファ層成長後、温度を1050 $^{\circ}$ Cにして、TMG（トリメチルガリウム）、TMA（トリメチルアルミニウム）、アンモニアを用い、Al_{0.05}Ga_{0.95}Nよりなるバッファ層102を4 μ mの膜厚で成長させる。この層は、AlGaNのn型コンタクト層と、GaNからなる窒化物半導体基板との間で、バッファ層として機能する。次に、窒化物半導体からなる下地層の上に、素子構造となる各層を積層する。具体的には、横方向成長層若しくはそれを用いて形成した基板がGaNである場合に、それよりも熱膨張係数の小さい窒化物半導体のAl_aGa_{1-a}N（0<a \leq 1）からなるバッファ層102を用いることで、ビットを低減させることができる。好ましくは、窒化物半導体の横方向成長層であるGaNの上に設ける。更にバッファ層102

のAl混晶比aが、0<a<0.3であると、結晶性を良好なものとしてバッファ層を形成することができる。このバッファ層をn側コンタクト層として形成しても良く、バッファ層102を形成した後、前記バッファ層の組成式で表されるn側コンタクト層を形成して、バッファ層102とその上のn側コンタクト層104にもバッファ効果を持たせる形態でも良い。すなわち、このバッファ層102は、横方向成長を用いた窒化物半導体基板、若しくはその上に形成した横方向成長層と素子構造との間、又は素子構造中の活性層と横方向成長層（基板）、若しくはその上に形成した横方向成長層（基板）との間に設けること、さらに好ましくは素子構造中の基板側、下部クラッド層と横方向成長層（基板）との間に、少なくとも1層以上設けることで、ビットを低減し、素子特性を向上させることができる。このバッファ層は、本発明において、活性層、特に上述した厚膜のInを含む窒化物半導体の形成において結晶性を良好なものとするため、バッファ層を設けることが好ましい。

【0086】（n型コンタクト層103）次に得られたバッファ層102上にTMG、TMA、アンモニア、不純物ガスとしてシランガスを用い、1050 $^{\circ}$ CでSiドープしたAl_{0.05}Ga_{0.95}Nよりなるn型コンタクト層103を4 μ mの膜厚で成長させる。

【0087】（クラック防止層104）次に、TMG、TMI（トリメチルインジウム）、アンモニアを用い、温度を800 $^{\circ}$ CにしてIn_{0.06}Ga_{0.94}Nよりなるクラック防止層104を0.15 μ mの膜厚で成長させる。なお、このクラック防止層は省略可能である。（n型クラッド層105）次に、温度を1050 $^{\circ}$ Cにして、原料ガスにTMA、TMG及びアンモニアを用い、アンドープのAl_{0.05}Ga_{0.95}NよりなるA層を25 \AA の膜厚で成長させ、続いて、TMAを止め、不純物ガスとしてシランガスを用い、Siを5 \times 10¹⁸/cm³ドープしたGaNよりなるB層を25 \AA の膜厚で成長させる。そして、この操作をそれぞれ200回繰り返してA層とB層の積層し、総膜厚1 μ mの多層膜（超格子構造）よりなるn型クラッド層106を成長させる。この時、アンドープAlGaNのAl混晶比としては、0.05以上0.3以下の範囲であれば、十分にクラッド層として機能する屈折率差を設けることができる。

【0088】（n型光ガイド層106）次に、同様の温度で、原料ガスにTMG及びアンモニアを用い、アンドープのGaNよりなるn型光ガイド層106を0.15 μ mの膜厚で成長させる。また、n型不純物をドープしてもよい。

【0089】（活性層107）次に、温度を800 $^{\circ}$ Cにして、原料ガスにTMI（トリメチルインジウム）、TMG及びアンモニアを用い、不純物ガスとしてシランガスを用い、Siを5 \times 10¹⁸/cm³ドープしたI

$\text{In}_{0.05}\text{Ga}_{0.95}\text{N}$ よりなる障壁層(B)を140Åの膜厚で、シランガスを止め、アンドープの $\text{In}_{0.1}\text{Ga}_{0.9}\text{N}$ よりなる井戸層(W)を25Åの膜厚で、この障壁層(B)、井戸層(W)を、(B)/(W)/(B)/(W)の順に積層する。最後に最上部の障壁層として、原料ガスにTMI(トリメチルインジウム)、TMG及びアンモニアを用い、アンドープの $\text{In}_{0.05}\text{Ga}_{0.95}\text{N}$ を140Åの膜厚で成長させる。活性層107は、総膜厚約470Åの多重量子井戸構造(MQW)となる。

【0090】(p型電子閉込め層108:第1のp型窒化物半導体層) 次に、同様の温度で、原料ガスにTMA、TMG及びアンモニアを用い、不純物ガスとして Cp_2Mg (シクロペンタジエニルマグネシウム)を用い、Mgを $1 \times 10^{19}/\text{cm}^3$ ドープした $\text{Al}_{0.3}\text{Ga}_{0.7}\text{N}$ よりなるp型電子閉込め層108を100Åの膜厚で成長させる。この層は、特に設けられていなくても良いが、設けることで電子閉込めとして機能し、閾値の低下に寄与するものとなる。また、ここでは、p型電子閉込め層108からp型不純物のMgが、それに隣接する最上部の障壁層に拡散して、最上部の障壁層にMgが $5 \sim 10 \times 10^{16}/\text{cm}^3$ 程度ドープされた状態となる。

【0091】(p型光ガイド層109) 次に、温度を1050℃にして、原料ガスにTMG及びアンモニアを用い、アンドープのGa_{0.95}Nよりなるp型光ガイド層109を0.15μmの膜厚で成長させる。

【0092】このp型光ガイド層109は、アンドープとして成長させるが、p型電子閉込め層108、p型クラッド層109等の隣接層からのMgの拡散により、Mg濃度が $5 \times 10^{16}/\text{cm}^3$ となりp型を示す。またこの層は成長時に意図的にMgをドープしても良い。

【0093】(p型クラッド層110) 続いて、1050℃でアンドープ $\text{Al}_{0.05}\text{Ga}_{0.95}\text{N}$ よりなる層を25Åの膜厚で成長させ、続いてTMAを止め、 Cp_2Mg を用いて、MgドープGa_{0.95}Nよりなる層を25Åの膜厚で成長させ、それを90回繰り返して総膜厚0.45μmの超格子層よりなるp型クラッド層110を成長させる。p型クラッド層は少なくとも一方がAlを含む窒化物半導体層を含み、互いにバンドギャップエネルギーが異なる窒化物半導体層を積層した超格子で作製した場合、不純物はいずれか一方の層に多くドープして、いわゆる変調ドープを行うと結晶性が良くなる傾向にあるが、両方に同じようにドープしても良い。クラッド層110は、Alを含む窒化物半導体層、好ましくは $\text{Al}_x\text{Ga}_{1-x}\text{N}$ ($0 < x < 1$)を含む超格子構造とすることが望ましく、さらに好ましくはGa_{0.95}Nと $\text{Al}_{0.05}\text{Ga}_{0.95}\text{N}$ とを積層した超格子構造とする。p側クラッド層110を超格子構造とすることによって、クラッド層全体のAl混晶比を上げることができるので、クラッド層自

体の屈折率が小さくなり、さらにバンドギャップエネルギーが大きくなるので、閾値を低下させる上で非常に有効である。さらに、超格子としたことにより、クラッド層自体に発生するビットが超格子にしないものよりも少なくなるので、ショートが発生も低くなる。

【0094】(p型コンタクト層111) 最後に、1050℃で、p型クラッド層110の上に、Mgを $1 \times 10^{20}/\text{cm}^3$ ドープしたp型Ga_{0.95}Nよりなるp型コンタクト層111を150Åの膜厚で成長させる。p型コンタクト層111はp型の $\text{In}_x\text{Al}_y\text{Ga}_{1-x-y}\text{N}$ ($0 \leq x, 0 \leq y, x+y \leq 1$)で構成することができ、好ましくはMgをドープしたGa_{0.95}Nとすれば、p電極120と最も好ましいオーミック接触が得られる。コンタクト層111は電極を形成する層であるので、 $1 \times 10^{17}/\text{cm}^3$ 以上の高キャリア濃度とすることが望ましい。 $1 \times 10^{17}/\text{cm}^3$ よりも低いと電極と好ましいオーミックを得るのが難しくなる傾向にある。さらにコンタクト層の組成をGa_{0.95}Nとすると、電極材料と好ましいオーミックが得られやすくなる。反応終了後、反応容器内において、ウエハを窒素雰囲気中、700℃でアニーリングを行い、p型層を更に低抵抗化する。

【0095】以上のようにして窒化物半導体を成長させ各層を積層した後、ウエハを反応容器から取り出し、最上層のp型コンタクト層の表面に SiO_2 よりなる保護膜を形成して、RIE(反応性イオンエッチング)を用い SiCl_4 ガスによりエッチングし、図1に示すように、n電極を形成すべきn型コンタクト層103の表面を露出させる。このように窒化物半導体を深くエッチングするには保護膜として SiO_2 が最適である。

【0096】次に上述したストライプ状の導波路領域として、リッジストライプを形成する。まず、最上層のp型コンタクト層(上部コンタクト層)のほぼ全面に、PVD装置により、Si酸化物(主として、 SiO_2)よりなる第1の保護膜161を0.5μmの膜厚で形成した後、第1の保護膜161の上に所定の形状のマスクをかけ、RIE(反応性イオンエッチング)装置により、 CF_4 ガスを用い、フォトリソグラフィ技術によりストライプ幅1.6μmの第1の保護膜161とする。この時、リッジストライプの高さ(エッチング深さ)は、p型コンタクト層111、およびp型クラッド層109、p型光ガイド層110の一部をエッチングして、p型光ガイド層109の膜厚が0.1μmとなる深さまでエッチングして、形成する。

【0097】次に、リッジストライプ形成後、第1の保護膜161の上から、Zr酸化物(主として ZrO_2)よりなる第2の保護膜162を、第1の保護膜161の上と、エッチングにより露出されたp型光ガイド層109の上に0.5μmの膜厚で連続して形成する。

【0098】第2の保護膜162形成後、ウエハを60

0℃で熱処理する。このようにSiO₂以外の材料を第2の保護膜として形成した場合、第2の保護膜成膜後に、300℃以上、好ましくは400℃以上、窒化物半導体の分解温度以下(1200℃)で熱処理することにより、第2の保護膜が第1の保護膜の溶解材料(フッ酸)に対して溶解しにくくなるため、この工程を加えることがさらに望ましい。

【0099】次に、ウエハをフッ酸に浸漬し、第1の保護膜161をリフトオフ法により除去する。このことにより、p型コンタクト層111の上に設けられていた第1の保護膜161が除去されて、p型コンタクト層が露出される。以上のようにして、図1に示すように、リジストライプの側面、及びそれに連続する平面(p型光ガイド層109の露出面)に第2の保護膜162が形成される。

【0100】このように、p型コンタクト層112の上に設けられた第1の保護膜161が、除去された後、図1に示すように、その露出したp型コンタクト層111の表面にNi/Auよりなるp電極120を形成する。但しp電極120は100μmのストライプ幅として、図1に示すように、第2の保護膜162の上に渡って形成する。第2の保護膜162形成後、既に露出させたn型コンタクト層103の表面にはTi/Alよりなるストライプ状のn電極121をストライプと平行な方向で形成する。

【0101】次に、n電極を形成するためにエッチングして露出された面でp、n電極に、取り出し電極を設けるため所望の領域にマスクし、SiO₂とTiO₂よりなる誘電体多層膜164を設けた後、p、n電極上にNi-Ti-Au(1000Å-1000Å-8000Å)よりなる取り出し(パッド)電極122、123をそれぞれ設けた。この時、活性層107の幅は、200μmの幅(共振器方向に垂直な方向の幅)であり、共振器面(反射面側)にもSiO₂とTiO₂よりなる誘電体多層膜が設けられる。

【0102】以上のようにして、n電極とp電極とを形成した後、ストライプ状の電極に垂直な方向で、窒化物半導体のM面(GaNのM面、(11-00)など)でバー状に分割して、更にバー状のウエハを分割してレーザ素子を得る。この時、共振器長は、650μmである。このようにして得られるレーザ素子は、図7に示す積層構造20、及びバンドギャップエネルギー図、となるものであり、上述した第1、2、4、5の実施形態に相当するものである。バー状にする際に、エッチング端面に挟まれた導波路領域内で劈開して、得られた劈開面を共振器面としても良く、導波路領域の外で劈開してエッチング端面を共振器面としても良く、一方をエッチング端面、他方を劈開面とした1対の共振器面を形成しても良い。また、上記エッチング端面の共振面には誘電体多層膜からなる反射膜が設けられるが、劈開面の共振器面に

も、劈開後に反射膜を設けても良い。この時、反射膜としては、SiO₂、TiO₂、ZrO₂、ZnO、Al₂O₃、MgO、ポリイミドからなる群の少なくとも一種用いることであり、 $\lambda/4n$ (λ は波長、 n は材料の屈折率)の膜厚で積層した多層膜としても良く、1層だけ用いても良く、反射膜と同時に共振器端面の露出を防ぐ表面保護膜としても機能させても良い。表面保護膜として機能させるには、 $\lambda/2n$ の膜厚で形成しても良い。また、素子加工工程で、エッチング端面を形成せずに、すなわち、n電極形成面(n側コンタクト層)だけを露出させ、一対の劈開面を共振器面とするレーザ素子としても良い。バー状のウエハを更に分割する際にも、窒化物半導体(単体基板)の劈開面を用いることができ、バー状に劈開したときの劈開面に垂直な窒化物半導体(GaN)を六方晶系で近似したM面、A面({1010})で劈開して、チップを取り出しても良く、また、バー状に劈開する際に、窒化物半導体のA面を用いても良い。

【0103】室温においてしきい値2.8kA/cm²、5~30mWの出力において発振波長405nmの連続発振のレーザ素子が得られる。得られるレーザ素子の素子寿命は、比較例1に比べて、60℃、5mWの連続発振において、2~3倍に相当する2000~3000時間の素子寿命が得られる。また、逆方向耐圧特性においては、比較例1に比べて、逆方向耐圧について検査をしたところ、多くのレーザ素子が破壊されず、更に電圧を上げて100Vで検査においても、破壊されないものが得られ、比較例1に比べておおよそ2倍の逆方向耐圧特性の向上が観られる。

【0104】[実施例2] 実施例1において、活性層中の障壁層の内、活性層とp型電子閉込め層との界面に位置する障壁層(最後に積層した障壁層、最もp側に位置する障壁層)を、Mgを $1 \times 10^{18}/\text{cm}^3$ ドープして、形成する他は、同様にしてレーザ素子を得る。得られるレーザ素子は、実施例1に比べて、前記最後の障壁層により多くのMgがドープされたものとなる。また、その特性は、素子寿命、逆耐圧特性において、ほぼ同等なものが得られる。

【0105】[実施例3] 実施例1において、井戸層の膜厚を55Åとする。その結果得られるレーザ素子は、実施例1に比べて、素子寿命が大きく向上し、50℃、30mWの条件で連続発振させたところ、1000~2000時間の長寿命のレーザ素子が得られる。

【0106】更に、同様に、実施例1における井戸層の膜厚を、60、80、90Åと増やすことで、素子寿命は、膜厚にほぼ比例して増加する傾向にあり、一方で井戸層の膜厚が増加することによる活性層全体の膜厚の増加によるV_f、しきい値電流の増加が確認される。しかしながら、いずれの場合にも、比較例1に比べて、非常に優れた素子寿命を有するものである。また、V_f、し

きい値電流については活性層全体の膜厚が関係し、その積層構造に依存するため一概にはいえないが、実施例1のように、井戸層の数が2層と少ない場合、多重量子井戸構造で最小の井戸層数、には、井戸層の膜厚の変化には、それほど大きく依存せず、 V_f 、しきい値電流の上昇は、低く抑えられ、実施例1よりも僅かに大きくなる程度でおさまリ、LDの連続発振において重大な素子特性の悪化にまで至らない。このため、井戸層の膜厚は、40 Å以上で素子特性の向上が図れ、好ましくは50 Å以上とすることで更に顕著に大幅な長寿命化が可能となる。また、この時、井戸層の膜厚を50 Å以上とすると、出力80 mWでの発振が可能であり、100 mWの出力が得られるものがある。

【0107】[実施例4] 実施例1において、最後の障壁層（最上部に位置する障壁層）を150 Åの膜厚としたところ、素子寿命が実施例1よりも長くなる傾向にある。これは、図9に示すように、最上部障壁層2cが厚くなることで、井戸層1bとp型電子閉込め層28との距離 d_b が必然的に大きくなり、上述したように、第1のp型窒化物半導体層（p型電子閉込め層）は高抵抗であるため、素子駆動時には他の層よりも高い温度になっていると考えられ、この層と井戸層をはなすことで、井戸層を温度上昇による悪影響から守り、良好な発振特性でもってレーザ発振がなされることによるものと思われる。

【0108】[実施例5] 実施例1において、活性層が、障壁層の膜厚70 Åで、障壁層／井戸層／障壁層／井戸層の順に積層し、最後に膜厚140 Åの障壁層を積層する。この時、井戸層の膜厚を、22.5 Å、45 Å、90 Å、130 Åと変化させ、50℃、30 mWの条件で連続発振させた時の素子寿命を図12に示す。図から明らかなように、井戸層の膜厚の増加に伴って、素子寿命が増大し、優れた素子寿命のレーザ素子が得られる。この時、井戸層の膜厚45 Å、90 Å、130 Åでは、実施例3と同様に、30 mW以上の高出力の発振が可能であり、90 Å、130 Åの場合には、80～100 mWでの出力が可能なレーザ素子が得られる。

【0109】[実施例6] 実施例1において、活性層が、井戸層の膜厚45 Åで、障壁層／井戸層／障壁層／井戸層の順に積層し、最後に膜厚140 Åの障壁層を積層する。この時、最後に積層した障壁層以外の障壁層の膜厚を、22.5 Å、45 Å、90 Å、135 Åと変化させ、50℃、30 mWの条件で連続発振させた時の素子寿命を図13に示す。図から明らかなように、障壁層の膜厚が増加すると、50 Å付近から膜厚を増加させても、素子寿命がほぼ一定となり変化しなくなる傾向が観られる。従って、障壁層として、少なくとも40 Å以上とすることで、本発明の窒化物半導体素子で、優れた素子寿命が実現されることがわかる。

【0110】[実施例7] 実施例1において、クラッド

層の多層膜におけるAlGaIn層のAl混晶比を0.1とする他は、同様にしてレーザ素子を得る。得られるレーザ素子は、クラッド層のAl平均混晶比が0.05であり、30 mWで、単一モード、連続発振において、自励発振が観測されるものがある。更に、クラッド層の多層膜中のAlGaInにおけるAl混晶比を0.15とすると、この時クラッド層のAlの平均混晶比が約0.78となり、Alの平均混晶比が0.05である場合に比べて、明らかに高い確率で自励発振することが確認される。このため、クラッド層におけるAlの平均混晶比は、0.05以下、好ましくは0.025若しくは0.03以下とすることで、確実に自励発振のないレーザ素子が得られる。

【0111】[実施例8] 実施例1において、最上部の障壁層（最もp型層側に配置された障壁層）を150 Åの膜厚で成長させる他は、実施例1と同様にしてレーザ素子を得る。得られるレーザ素子は、実施例1に比べて僅かながら素子寿命が上昇する傾向が観られる。逆に、最上部の障壁層を100 Åの膜厚としたレーザ素子では、実施例1に比べて、素子寿命が大幅に低下する。

【0112】[実施例9] 実施例1において、p型電子閉込め層108を設けず、活性層107の上に直接p型光ガイド層109を設けることを除いて、実施例1と同様にしてレーザ素子を得る。得られるレーザ素子は、 V_f が約1 Vほど低下するが、しきい値電流が急激に上昇し、レーザ素子の中には、発振が困難なものも観られる。これは、高抵抗な第1のp型窒化物半導体層（p型電子閉込め層108）を含まないことで、 V_f が低下するが、活性層内への電子閉込めが困難となり、しきい値の急激な上昇につながったものと考えられる。

【0113】[実施例10] 実施例1において、井戸層の数を3層、障壁層の数を4層として、図4に示すように、積層した活性層とする他は、実施例1と同様にして、レーザ素子を得る。得られるレーザ素子は、実施例1に比べて、活性層全体の膜厚が大きくなるため V_f が上昇し、また井戸層数が多いことでしきい値電流も僅かに上昇する傾向が観られる。さらに、障壁層／井戸層と交互に積層し、最後に障壁層を積層して、障壁層5層、井戸層4層の活性層とすると、井戸層が2層、3層である場合に比べて、明らかに閾値電流が上昇し、また V_f も高くなる。

【0114】ここで、図4において、最初の障壁層（第2のn側障壁層）2aと最後の障壁層（第1のp側障壁層）2dとを膜厚140 Åとし、障壁層2b、2cの膜厚を100 Åとした場合（図5に示す活性層の構造）には、前記の図4の場合に比べて、素子特性のばらつき、特に素子寿命のチップ間のばらつきが減少し、良好な素子特性のレーザ素子が得られる傾向が観られる。

【0115】[比較例1] 実施例1において、活性層中の障壁層を全て、Siドープとする他は、同様にしてレ

ーザ素子を得る。得られるレーザ素子は、60℃、5mW出力での連続発振において、1000時間の素子寿命となる。また、得られるレーザ素子の逆方向耐圧特性について、評価したところ、レーザ素子のほとんどが、逆方向耐圧50Vの条件において、破壊されるものとなる。ここで、活性層中で最後に積層した障壁層のSiドーパ量を、 1×10^{17} 、 1×10^{18} 、 $1 \times 10^{19}/\text{cm}^3$ と変化させて、素子寿命と逆耐圧特性の変化を調べ、図14、15に示す。図中でアンドープとは、実施例1に対応する。図から明らかなように、活性層内で最もp型層側に配置された障壁層に、Siをドーパすると、ドーパ量が多くなるに従って、素子寿命、逆耐圧特性が低下し、素子特性が悪化することがわかる。

【0116】得られるレーザ素子について、SIMS（二次イオン質量分析法）などにより分析したところ、活性層中の障壁層の内、p型電子閉込め層との界面に位置する最上部の障壁層（最もp型層側に位置する障壁層）に、SiとMgが検出される。従って、得られるレーザ素子は、前記最上部の障壁層に、SiとMgがドーパされた状態を有するものとなり、このことが、実施例1で得られるレーザ素子に比べて、その特性が大きく低下する原因と考えられる。しかしながら、図14、15に示すようにSiドーパ量を変化させた場合に、Mgドーパ量は変化しないことから、素子特性の低下は、主にn型不純物に起因しているものと考えられる。

【0117】[実施例11] 実施例1において、活性層107に代えて、図10及ぶ以下に説明する活性層407を用いてレーザ素子を得る。

【0118】（活性層407）温度を880℃にして、原料ガスにTMI、TMG及びアンモニアを用い、不純物ガスとしてシランガスを用い、Siを $5 \times 10^{18}/\text{cm}^3$ ドーパした $\text{In}_{0.01}\text{Ga}_{0.99}\text{N}$ よりなる第1の障壁層401aを100Åの膜厚で成長させる。続いて、温度を820℃に下げ、シランガスを止め、アンドープの $\text{In}_{0.3}\text{Ga}_{0.7}\text{N}$ よりなる井戸層402aを50Åの膜厚で成長させる。さらに、同温度でTMAを用い、 $\text{Al}_{0.3}\text{Ga}_{0.7}\text{N}$ よりなる第2の障壁層403aを10Åの膜厚で成長させる。これら第1の障壁層401a、井戸層402a、第2の障壁層403aの3層構造を、図10に示すようにさらにもう1回繰り返して各層401b、402b、403bを積層し、最後に最上部の障壁層404として、アンドープの $\text{In}_{0.01}\text{Ga}_{0.99}\text{N}$ を膜厚140Åで形成して、総膜厚460Åの多重量子井戸（MQW）からなる活性層407を形成する。この時、最もp型層側に位置する最上部の障壁層404には、隣接するp型電子閉込め層108からp型不純物のMgが拡散して、Mgを有する障壁層となる。得られるレーザ素子は、波長470nmの光が得られ、高出力で長寿命のレーザ素子となる。この時、井戸層の上部に設けられる第2の障壁層

としては、Alを含む窒化物半導体とすること、好ましくは $\text{Al}_z\text{Ga}_{1-z}\text{N}$ （ $0 < z \leq 1$ ）で表される窒化物半導体とすること、井戸層に適度な凹凸が形成され、Inの偏析、若しくは濃度分布が発生して、このことで量子ドット若しくは量子細線の効果が得られるものと思われ、第2の障壁層を設けない場合に比べて高出力の窒化物半導体素子となる。この時、Al混晶比zは、0.3以上とすることで井戸層の凹凸が良好に発生する傾向にあり、好ましい。この時、第2の障壁層は、特に井戸層に接して設けられていなくても、同様な効果を得ることが可能である。また、井戸層に接して、下部に位置する障壁層は、第1の障壁層のように、Alを含まない障壁層とすることで、結晶性良く井戸層を形成でき好ましい。

【0119】[実施例12] 図9に示す発光素子を以下のようにして、作製する。

【0120】サファイア（C面）よりなる基板301をMOVPEの反応容器内にセットし、水素を流しながら、基板の温度を1050℃まで上昇させ、基板のクリーニングを行う。

【0121】（バッファ層302）続いて、温度を510℃まで下げ、キャリアガスに水素、原料ガスにアンモニアとTMG（トリメチルガリウム）、TMA（トリメチルアルミニウム）を用い、基板301上にGaNよりなるバッファ層302を約150Åの膜厚で成長させる。

【0122】（下地層303）バッファ層302成長後、TMGのみを止めて、温度を1050℃まで上昇させる。1050℃になったら、同じく原料ガスにTMG、アンモニアガスを用い、アンドープGaNからなる下地層303を1.5μmの膜厚で成長させる。この下地層303は、窒化物半導体を成長させる基板として機能する。

【0123】（n型コンタクト層304）続いて1050℃で、同じく原料ガスにTMG、アンモニアガス、不純物ガスにシランガスを用い、Siを $4.5 \times 10^{18}/\text{cm}^3$ ドーパしたGaNよりなるn型コンタクト層304を2.25μmの膜厚で成長させる。

【0124】（n側第1多層膜層305）次にシランガスのみを止め、1050℃で、TMG、アンモニアガスを用い、アンドープGaNからなる下層305aを3000Åの膜厚で成長させ、続いて同温度にてシランガスを追加しSiを $4.5 \times 10^{18}/\text{cm}^3$ ドーパしたGaNからなる中間層305bを300Åの膜厚で成長させ、更に続いてシランガスのみを止め、同温度にてアンドープGaNからなる上層305cを50Åの膜厚で成長させ、305a/305b/305cの3層からなる総膜厚3350Åの第1多層膜層305を成長させる。

【0125】（n側第2多層膜層306）次に、同様の温度で、アンドープGaNよりなる第2の窒化物半導体

層を40Å成長させ、次に温度を800℃にして、TMG、TMI、アンモニアを用い、アンドープIn_{0.13}Ga_{0.87}Nよりなる第1の窒化物半導体層を20Å成長させる。これらの操作を繰り返し、第2の窒化物半導体層+第1の窒化物半導体層の順で交互に10層ずつ積層させ、最後にGaNよりなる第2の窒化物半導体層を40Å成長させて形成される超格子構造の多層膜よりなるn側第2多層膜層306を640Åの膜厚で成長させる。

【0126】(活性層307) 次に、GaNよりなる障壁層を250Åの膜厚で成長させ、続いて温度を800℃にして、TMG、TMI、アンモニアを用い、アンドープIn_{0.3}Ga_{0.7}Nよりなる井戸層を30Åの膜厚で成長させる。そして障壁層B₁/井戸層/障壁層B₂/井戸層/障壁層B₃/井戸層/障壁層B₄/井戸層/障壁層B₅/井戸層/障壁層B₆/井戸層/障壁層B₇の順で障壁層を7層、井戸層を6層、交互に積層して、総膜厚1930Åの多重量子井戸構造よりなる活性層307を成長させる。この時、障壁層B₁、B₂には、Siを $1 \times 10^{17} / \text{cm}^3$ ドープして、残りの障壁層B_i (i=3, 4, ..., 7) はアンドープで形成する。

【0127】(p型多層膜クラッド層308) 次に、温度1050℃でTMG、TMA、アンモニア、Cp₂Mg(シクロペンタジエニルマグネシウム)を用い、Mgを $1 \times 10^{20} / \text{cm}^3$ ドープしたp型Al_{0.2}Ga_{0.8}Nよりなる第3の窒化物半導体層を40Åの膜厚で成長させ、続いて温度を800℃にして、TMG、TMI、アンモニア、Cp₂Mgを用いMgを $1 \times 10^{20} / \text{cm}^3$ ドープしたIn_{0.03}Ga_{0.97}Nよりなる第4の窒化物半導体層を25Åの膜厚で成長させる。これらの操作を繰り返し、第3の窒化物半導体層+第4の窒化物半導体層の順で交互に5層ずつ積層し、最後に第3の窒化物半導体層を40Åの膜厚で成長させた超格子構造の多層膜よりなるp型多層膜クラッド層308を365Åの膜厚で成長させる。

【0128】(p型GaNコンタクト層310) 続いて1050℃で、TMG、アンモニア、Cp₂Mgを用い、Mgを $1 \times 10^{20} / \text{cm}^3$ ドープしたp型GaNよりなるp型コンタクト層310を700Åの膜厚で成長させる。

【0129】反応終了後、温度を室温まで下げ、さらに窒素雰囲気中、ウェハを反応容器内において、700℃でアニーリングを行い、p型層をさらに低抵抗化する。

【0130】アニーリング後、ウェハを反応容器から取り出し、最上層のp型コンタクト層310の表面に所定の形状のマスクを形成し、RIE(反応性イオンエッチング)装置でp型コンタクト層側からエッチングを行い、図9に示すようにn型コンタクト層4の表面を露出させる。

【0131】エッチング後、最上層にあるp型コンタクト層310のほぼ全面に膜厚200ÅのNiとAuを含む透光性のp電極311と、そのp電極11の上にボンディング用のAuよりなるpパッド電極を0.5μmの膜厚で形成する。一方、エッチングにより露出させたn型コンタクト層304の表面にはWとAlを含むn電極312を形成して、発光素子を得る。得られる発光素子は、n型層に最も近い障壁層B₁と、その次の障壁層B₂にn型不純物がドープされていることで、n型層からのキャリアが、活性層の奥深く(p型層側)まで、効率的に注入され、全ての障壁層をアンドープとした比較例2に比べて、光電変換効率が向上し、V_f及びリーク電流が減少し、発光出力が向上する。

【0132】[実施例13] 実施例12の活性層において、最もp側に位置する障壁層B₇に、p型不純物としてMgを $1 \times 10^{18} / \text{cm}^3$ ドープする他は、実施例11と同様にして、発光素子を得る。得られる発光素子は、実施例11に比して、最上層の障壁層B₇にp型不純物を有することで、p型層からのキャリアの注入も効率的になり、光電変換効率が向上し、発光出力も向上する。

【0133】[比較例2] 実施例11において、活性層中の全ての障壁層、井戸層ともアンドープで成長させる他は、実施例1と同様にして発光素子を得る。得られる発光素子は、実施例1に比べて、発光出力が低く、また素子寿命に劣る傾向にある。

【0134】[実施例14] 図11に示す面発光型のレーザ素子について以下説明する。

【0135】(基板501) 実施例1に用いた窒化物半導体基板101と同様の基板501を用いる。

【0136】窒化物半導体基板501の上に、反射膜530として、AlNからなる第1の層531とGaNからなる第2の層532を交互にそれぞれ3層ずつ積層する。この時、各層は、 $\lambda / (4n)$ (但し、 λ は光の波長、 n は材料の屈折率)の式を満たす膜厚で設け、ここでは $n=2$ (AlN)、 2.5 (GaN)で、各膜厚を第1の層約500Å、第2の層約400Åの膜厚で形成する。この時、窒化物半導体の反射膜は、第1、2の層を、 $\text{In}_x\text{Al}_y\text{Ga}_{1-x-y}\text{N}$ ($0 \leq x \leq 1$ 、 $0 \leq y \leq 1$ 、 $x+y=1$) で表される窒化物半導体を用いることができ、窒化物半導体の反射膜は第1、2の層を、 $\text{Al}_x\text{Ga}_{1-x}\text{N}$ ($0 \leq x \leq 1$) で表される組成の異なる窒化物半導体を交互に積層した多層膜を用いることが好ましく、この時、各層を1層以上、第1の層/第2の層の対を1対以上形成する。具体的には第1の層/第2の層をAlGaN/AlGaN、GaN/AlGaN、AlGaN/AlN、GaN/AlNなどで形成できる。 $\text{Al}_x\text{Ga}_{1-x}\text{N}/\text{Al}_y\text{Ga}_{1-y}\text{N}$ ($0 < x$ 、 $x < y < 1$) であるとAlGaN多層膜であるため熱膨張係数差を小さくでき結晶性良く形成でき、GaN/Al

y Ga $_{1-y}$ N ($0 < y < 1$) であると GaN 層により結晶性が改善された多層膜とできる。また、Al 組成比の差 ($y-x$) を大きくすると、第1の層と第2の層との屈折率差が大きくなり反射率が高くなり、具体的には、 $y-x \geq 0.3$ とし、好ましくは $y-x \geq 0.5$ とすることで反射率の高い多層膜反射膜が形成できる。また、実施例1と同様に、多層膜層として、Al $_y$ Ga $_{1-y}$ N ($0 < y \leq 1$) を形成することにより、バッファ層102として機能し、ピット低減効果が得られる。

【0137】続いて、実施例2（井戸層53A）と同様の条件で、n型コンタクト層533、活性層534、p型電子閉込め層（図示せず）、p型コンタクト層535を積層して、円形状の開口部を有する SiO $_2$ からなるブロック層536を設けて、その円形状の開口部から Mg ドープ GaN を成長させて、第2の p 型コンタクト層537を形成する。この時、p 型コンタクト層535、第2の p 型コンタクト層537は、いずれか一方だけを形成したものでも良い。その第2の p 型コンタクト層537の上に、SiO $_2$ /TiO $_2$ からなる誘電体多層膜を形成し反射膜538とし、前記ブロック層536の開口部の上に円形状に設ける。そして、n 型コンタクト層533が露出する深さまでエッチングして、露出した n 型コンタクト層533の上にリング状の n 電極521、第2の p 型コンタクト層537の上に、反射膜538の周りを囲む p 電極520をそれぞれ形成する。このようにして、得られる面発光型のレーザ素子は、実施例2と同様に、素子寿命に優れ、高出力のレーザ素子が得られる。

【実施例15】実施例1において、下記の活性層、p 側クラッド層とした他は、同様にして、レーザ素子を得る。

（活性層107） Si を $5 \times 10^{18} / \text{cm}^3$ ドープした In $_{0.05}$ Ga $_{0.95}$ N よりなる障壁層（B）を 70 Å の膜厚で、シランガスを止め、アンドープの In $_{0.15}$ Ga $_{0.9}$ N よりなる井戸層（W）を 70 Å の膜厚で、この障壁層（B）、井戸層（W）を、（B）／（W）／（B）／（W）の順に積層する。最後に最上部の障壁層として、原料ガスに TMI（トリメチルインジウム）、アンドープの In $_{0.05}$ Ga $_{0.95}$ N を 150 Å の膜厚で成長させる。活性層107は、総膜厚約 430 Å の多重量子井戸構造（MQW）とする。

（p 型クラッド層110） 続いて、アンドープ Al $_{0.10}$ Ga $_{0.95}$ N よりなる層を 25 Å の膜厚、Mg ドープ GaN よりなる層を 25 Å の膜厚で成長させ、それを 90 回繰り返して総膜厚 0.45 μm の超格子層よりなる p 型クラッド層110を成長させる。このようにして得られるレーザ素子は、活性層において、最も p 型層側に配置された障壁層を除く障壁層と、井戸層の比 R_t が 1 であるが、図12に示す井戸層膜厚と素子寿命との関係を示し、高出力、長寿命を実現できるレーザ素

子となり、また上記障壁層（n 側障壁層、若しくは井戸層に挟まれた障壁層）の膜厚が小さくなり、光ディスクシステムにおいて、優れた応答特性、RIN のレーザ素子が得られる。また、p 側クラッド層の Al 混晶比を大きくしたことにより、埋込層162との屈折率差が小さくなり、横方向の閉込めの小さい実効屈折率型のレーザ素子とでき、高出力域までキンクの発生のないレーザ素子とできる。

【0138】

【発明の効果】本発明の窒化物半導体素子は、ライフ特性（素子寿命）に優れ、また、従来問題とされてきた窒化物半導体を用いた素子における脆弱な逆方向耐圧特性を大幅に向上したものとなり、高出力の窒化物半導体素子が得られる。また、本発明の窒化物半導体素子で、レーザ素子とした場合においても、同様な特性の向上が得られ、さらには自励発振のない優れたレーザ素子となる。

【図面の簡単な説明】

【図1】本発明の一実施形態を説明する模式断面図。

【図2】本発明の一実施形態を説明する模式断面図。

【図3】本発明の一実施形態を説明する模式断面図。

【図4】本発明の一実施形態に係る積層構造の模式断面図及びバンド構造を説明する模式図。

【図5】本発明の一実施形態に係る積層構造の模式断面図及びバンド構造を説明する模式図

【図6】本発明の一実施形態に係る積層構造の模式断面図及びバンド構造を説明する模式図

【図7】本発明の一実施形態に係る積層構造の模式断面図及びバンド構造を説明する模式図

【図8】本発明の一実施形態に係る積層構造の模式断面図及びバンド構造を説明する模式図

【図9】本発明の一実施形態の素子に係る模式断面図。

【図10】本発明の一実施形態に係る積層構造の模式断面図及びバンド構造を説明する模式図

【図11】本発明の一実施形態を説明する模式断面図。

【図12】本発明に係る一実施形態における素子寿命と井戸層膜厚との関係を示す図。

【図13】本発明に係る一実施形態における素子寿命と障壁層膜厚との関係を示す図。

【図14】本発明に係る一実施形態における素子寿命とドープ量との関係を示す図。

【図15】本発明に係る一実施形態における逆耐圧とドープ量との関係を示す図。

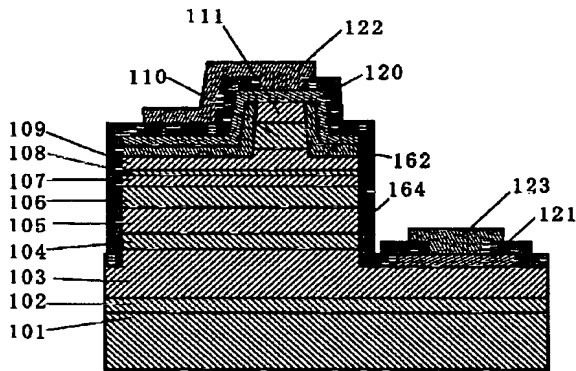
【符号の簡単な説明】

1・・・井戸層、 2・・・障壁層、 11・・・n 型窒化物半導体層、 12・・・活性層、 13・・・p 型窒化物半導体層、 20・・・積層構造、 101・・・基板（GaN 基板）、 102・・・バッファ層、 103・・・n 型コンタクト層、 104・・・クラック防止層、 105、25・・・n 側クラッド層、

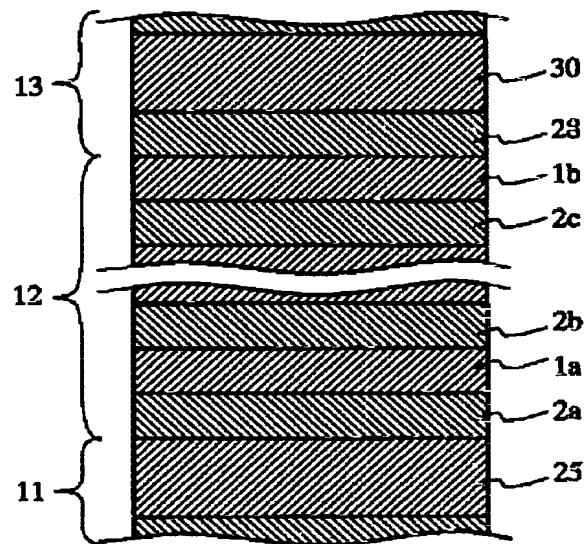
106, 26... n側光ガイド層、107、27...
 ...活性層
 108, 28... p側電子閉込め層(第1のp型窒化
 物半導体層)、109, 29... p側光ガイド層、
 110, 30... p側クラッド層、111...

p側コンタクト層、120... p電極、121...
 ...n電極、122... pパッド電極、123...
 ...nパッド電極、163... 第3の保護膜、1
 64... 絶縁膜

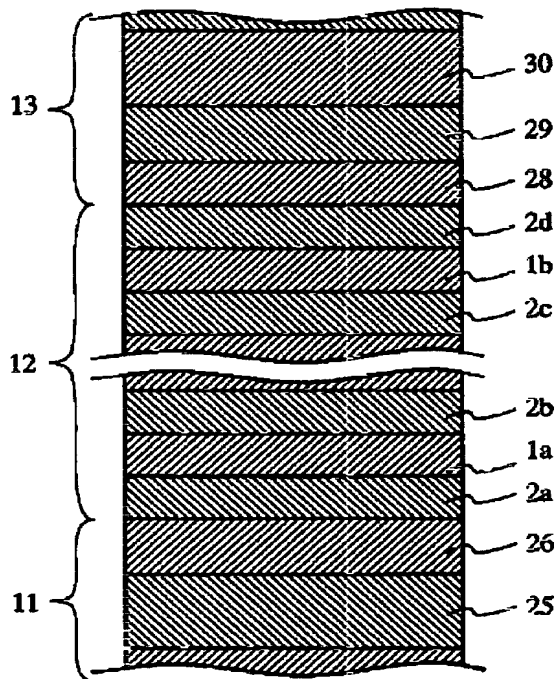
【図1】



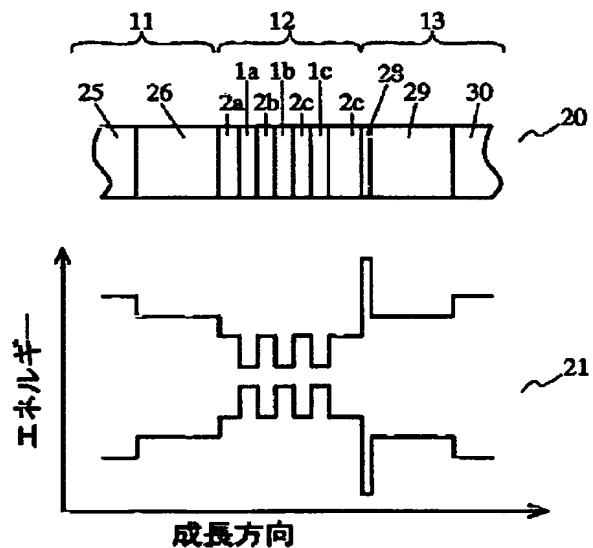
【図2】



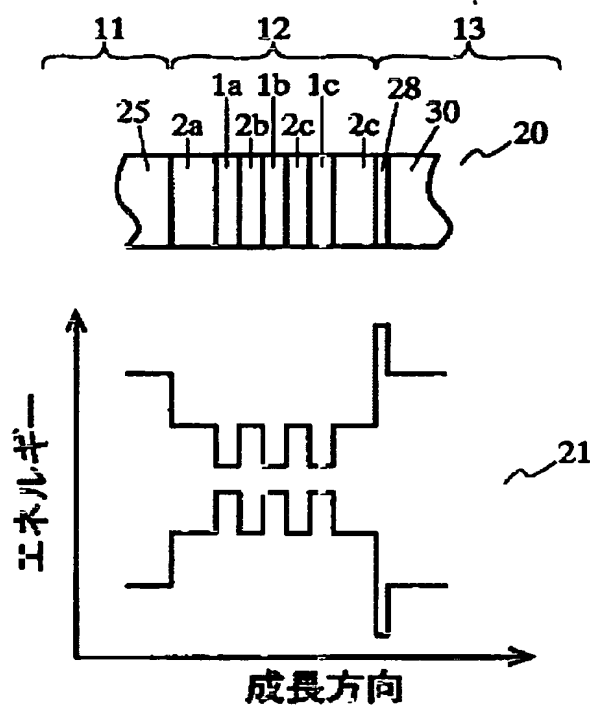
【図3】



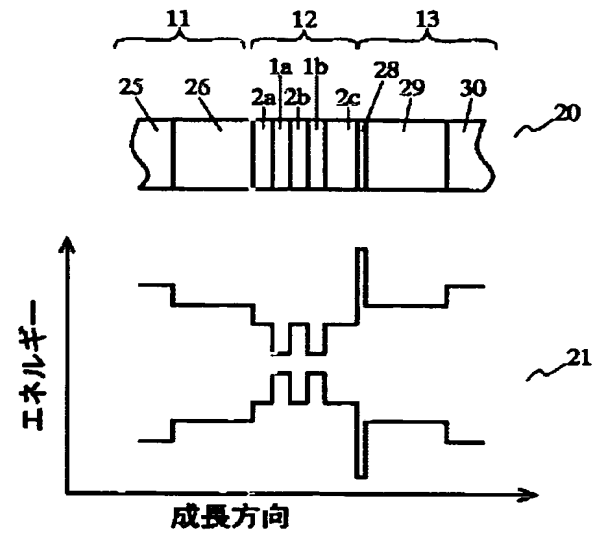
【図4】



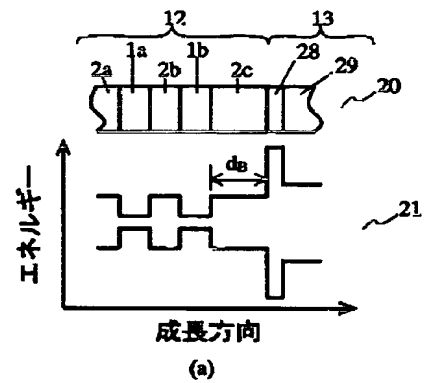
【図5】



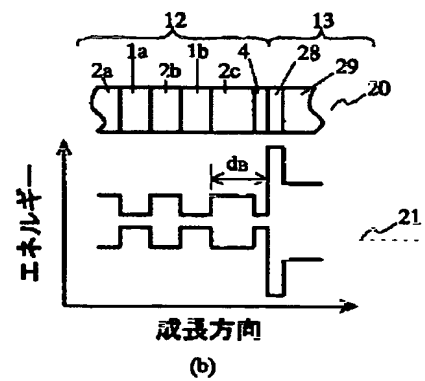
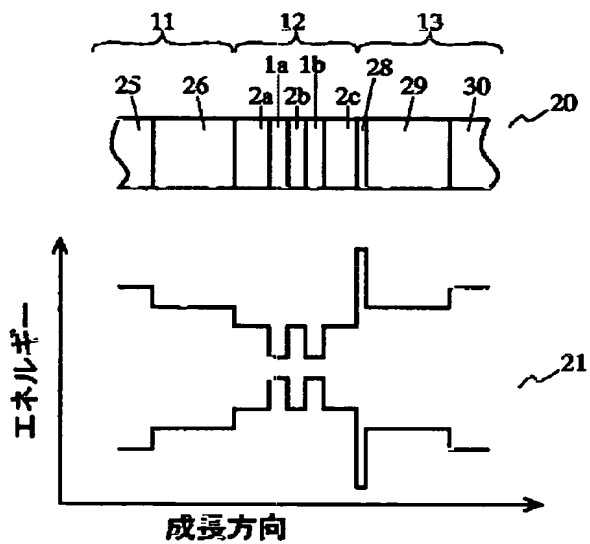
【図6】



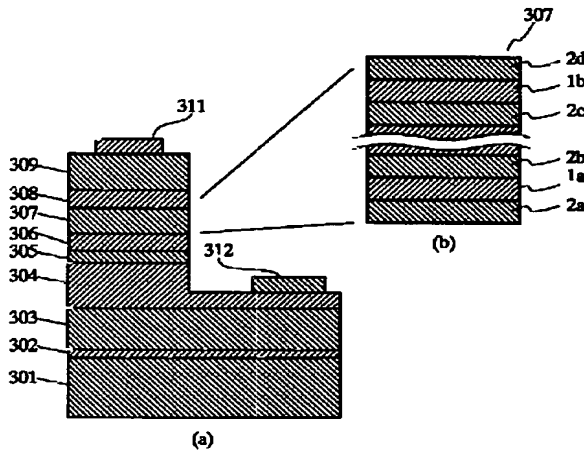
【図8】



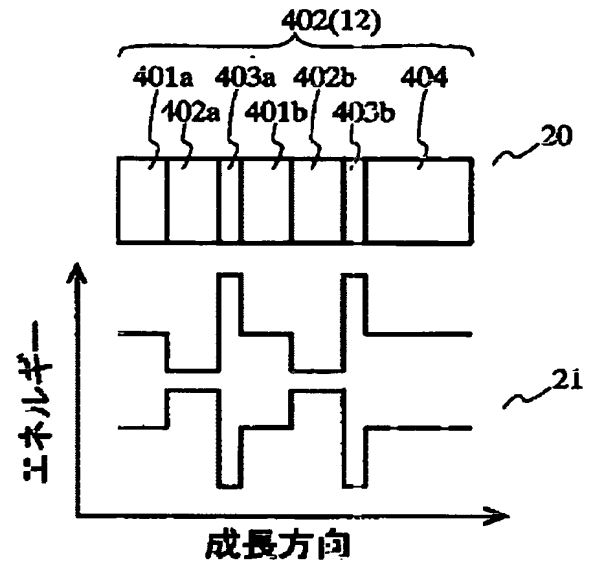
【図7】



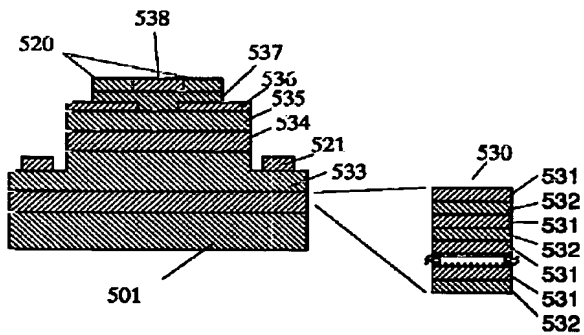
【図9】



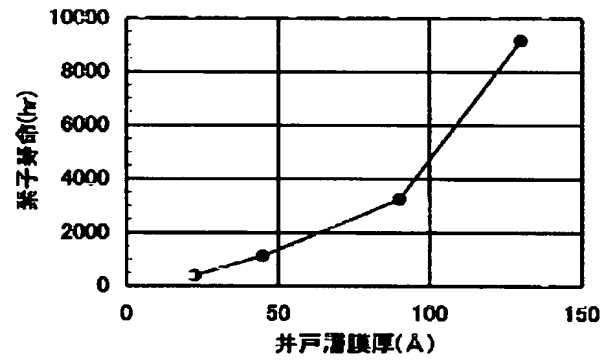
【図10】



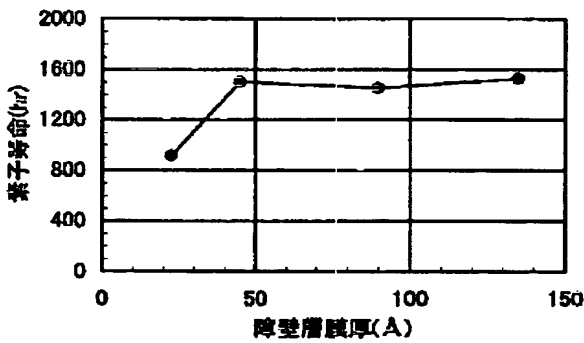
【図11】



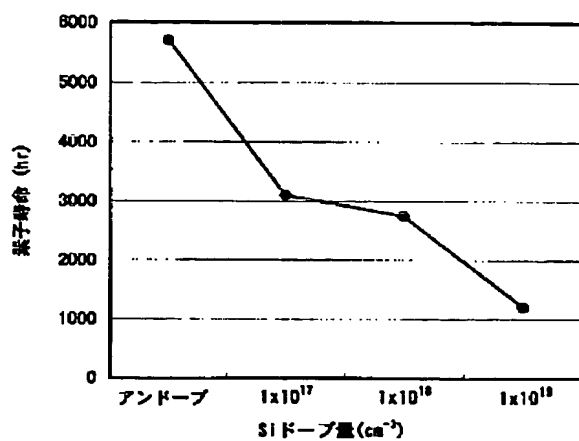
【図12】



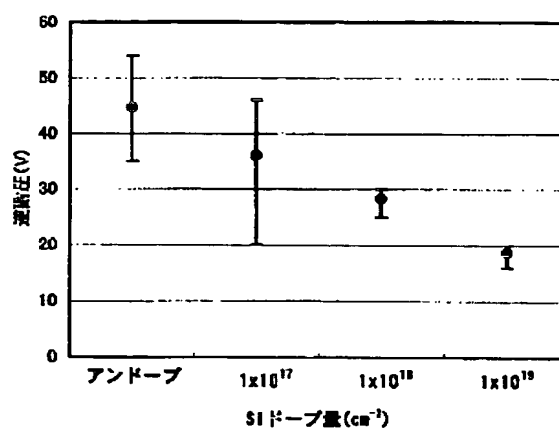
【図13】



【図14】



【図15】



**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ **BLACK BORDERS**
- ☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- ☒ **FADED TEXT OR DRAWING**
- ☒ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- ☐ **SKEWED/SLANTED IMAGES**
- ☐ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- ☐ **GRAY SCALE DOCUMENTS**
- ☒ **LINES OR MARKS ON ORIGINAL DOCUMENT**
- ☒ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- ☐ **OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.